

Министерство высшего и среднего специального
образования Р С Ф С Р

Куйбышевский ордена Трудового Красного Знамени
авиационный институт имени С.П.Королева

М.А. К о р а б л и н

ПРОГРАММИРОВАНИЕ МОДЕЛЕЙ
ДИСКРЕТНЫХ СИСТЕМ
НА ЯЗЫКЕ *GPSS*

Учебное пособие

Куйбышев 1981

К о р а б л и М.А. Программирование моделей дискретных систем на языке *GPSS*. Куйбышев: КуАИ, 1981, 72 с.

Настоящее учебное пособие посвящено методам разработки программ моделирования на языке *GPSS (General Purpose System Simulator)*, который активно используется у нас в стране и за рубежом для цифровой имитации сложных автоматизированных и вычислительных систем, систем обработки данных и массового обслуживания на ЭВМ. Изложение материала сопровождается большим количеством иллюстративных примеров.

Пособие предназначено для студентов специальностей 0646, 0647, изучающих курс "Моделирование систем на ЭВМ", а также выполняющих курсовые и дипломные работы, связанные с цифровой имитацией сложных систем.

Темплав 1981 г. поз. 691.

Рецензенты: Б.К. Б р и х а н о в, Д.Д. К л о в с к и й

Утверждено на редакционно-издательском совете института 28.II.79.

И. В В Е Д Е Н И Е

Язык *GPSS* (*General Purpose System Simulator*) разработан в США и с 1962 года входит в стандартное математическое обеспечение машин серии IBM 360/370 [1]. В СССР имеются варианты *GPSS* в ОС и ДОС ЕС, нередко *GPSS* называют ПМДС – пакет для моделирования дискретных систем [2], ОЦСМ – общецелевая система моделирования [3], *SIMDIS* – дискретное моделирование и т.д. В этом пособии мы будем придерживаться первоначального названия – *GPSS*. Следует отметить, что настоящее пособие содержит лишь самые основные сведения о языке, при необходимости более детального знакомства с *GPSS* следует обратиться к полному описанию языка [2,7].

Изложение материала построено таким образом, что по мере получения сведений о тех или иных формальных конструкциях языка их использование иллюстрируется примерами. Вначале эти примеры просты, постепенно по мере знакомства с языком они усложняются. Такой стиль изложения вносит свою специфику: приводимые примеры во многом определяют последовательность описания тех языковых конструкций, которые в них используются. С точки зрения формальной логики и классификации элементов языка, это не традиционный подход, однако, на наш взгляд, такое изложение материала способствует лучшему усвоению формализмов *GPSS* студенческой аудиторией.

Язык *GPSS* предназначен для разработки и построения моделей систем, которые относятся к классу дискретных. К таким системам можно отнести многочисленные системы массового обслуживания (СМО), вычислительные системы, разного рода автоматизированные системы. Язык основан на схеме транзактов (сообщений). Под транзактом понимается формальный объект, который "путешествует" по системе, встречая на своем пути всевозможные задержки, вызванные занятостью тех или иных единиц оборудования. В качестве транзакта может высту-

пать, например, программа обработки информации (при моделировании вычислительных систем (В С), корабль, пришедший в порт на разгрузку, отказ системы при исследовании надежности и т.д., т.е. в понятие транзакта можно вложить самое различное смысловое содержание. Каждый транзакт обладает совокупностью параметров (до 100), которые называются атрибутами транзакта. В процессе имитации атрибуты могут меняться в соответствии с логикой работы исследуемой системы.

Язык *GPSS* - это язык интерпретируемого типа, он связан с пошаговым выполнением инструкций каждого отдельно взятого оператора. Имеет блочную организацию, т.е. управление осуществляется с помощью инструкций, называемых блоками. Языку свойственна двойная кодировка программы, а именно: в виде инструкций, кодируемых в последствии на перфокартах и в виде блок-схем. (В этом пособии изображение программ в виде блок-схем не рассматривается).

Правильное течение времени в модели поддерживается автоматически с помощью комплекта управляющих программ, называемого симулятором. Время, как и все параметры и атрибуты объектов языка, - величина целочисленная, что требует от пользователя правильного и рационального определения ее масштаба.

Управляющие операторы или блоки языка выполняют следующие основные функции:

1. Создание и уничтожение транзактов.
2. Изменение их атрибутов.
3. Задержка транзактов.
4. Изменение маршрутов транзакта в системе.

Различают следующие основные группы элементов языка:

1. Элементы, имитирующие единицы оборудования системы (устройства, памяти и логические переключатели).
2. Статистические элементы: очереди, таблицы.
3. Вычислительные элементы.
4. Списки.
5. Прочие элементы.

Рассмотрим некоторые из элементов языка.

У с т р о й с т в о имитирует единицу оборудования, которое может одновременно обрабатывать только одно сообщение, один транзакт.

П а м я т ь имитирует единицу оборудования, в которой могут обрабатываться (храниться) несколько транзактов одновременно.

О чередь - статистический элемент, связанный со сбором статистики о задержках, возникающих на пути прохождения транзакта.

Т а б л и ц ы определяют форму вывода статистической информации.

Каждый из этих элементов управляется своей совокупностью блоков.

При моделировании вычислительных систем устройство может имитировать, например, центральный процессор ЭВМ, канал ввода-вывода и т.п. Память имитирует ту или иную память вычислительной системы.

Кроме отмеченных основных групп, в языке имеется еще целый ряд элементов: блоки, транзакты, матрицы ячеек, группы и т.д. С некоторыми из них мы познакомимся в процессе изложения материала. Любая программа на GPSS связана с созданием транзактов, проведением их через последовательность блоков и уничтожением транзактов. При этом создание или генерация транзактов основывается на знании закономерностей информационных потоков, циркулирующих в моделируемой системе, а путь прохождения транзакта через блоки определяется спецификой работы оборудования исследуемой системы.

Иногда транзакт называют сообщением, чаще всего эта терминология используется применительно к моделям систем обработки данных. В дальнейшем мы будем использовать и тот и другой термин. Вложить в рамки формальной схемы GPSS конкретное смысловое содержание, определяемое исследуемой системой, - задача всегда непростая: для этого необходимо знать как формализмы языка, так и логику работы моделируемой системы. Но тем не менее программирование на GPSS существенно облегчает пользователю процесс моделирования, сокращая и время чистого программирования (по сравнению, например, с универсальными языками типа ПД/И или FORTRAN), и время отладки программы.

2. ВХОДНОЙ ФОРМАТ ПРОГРАММЫ

Программа на GPSS имеет зонную организацию, т.е. инструкции языка пишутся в определенных полях бланка кодировки программы (рис 1).

В поле метки пишется либо номер, либо символическое имя блока или другого элемента языка.

В поле операций пишется имя блока, начиная с 8-й колонки.

2		6		В		18 19		— колонки бланка											
*	П Р И М Е Р			К О Д И Р О В К И			П Р О Г Р А М М Ы												
	поле			поле															
	метки			операций			поле операндов												
	S	I	M	S	E	I	1	з	а	н	я	т	ь	к	а	н	а	л	
				A	D	V	A	N	C	E	1	φ	,	F	M	2			
				F	U	N	C	T	I	O	N	R	M	1	,	с	б		
				G	E	N	E	R	A	T	E	,	,	1	φ	,	1		

Р и с. 1. Бланк кодировки программы

В поле операндов (с 19-ой колонки по 72-ую) пишутся операнды. Каждая перфокарта содержит одну инструкцию языка.

Поле операндов состоит из 7 подполей: А, В, С, D, Е, F, G - содержимое которых отделяется друг от друга занятой. Поле операндов заполняется без пробелов, текст после первого, встреченного транслятором пробела, воспринимается системой как комментарий. Кроме того, любой текст при наличии в 1-ой колонке символа " * " также будет восприниматься как комментарий. Если для какого-либо блока одно из подполей поля операндов необходимо опустить, пробел все равно не ставится, вместо него ставится запятая: ", ". Например, *GENERATE* „ 1φ,1 ". В этой конструкции используются поля А, В, С, D , причем поля А и В опущены.

3. СОЗДАНИЕ И УНИЧТОЖЕНИЕ ТРАНЗАКТОВ

С созданием и уничтожением транзактов в языке связано 2 типа блоков:

Генерирование - *GENERATE* . Этот блок генерирует поток сообщений - транзактов, поступающих в систему. Программа составляется с учетом того обстоятельства, что в блок *GENERATE* не могут

входить какие-либо транзакты. В простых программах *GENERATE* - обычно первый блок программы.

Временные интервалы между поступающими в систему транзактами определяются содержимым поля операндов. При этом подполя имеют следующий смысл:

A - среднее время между поступлениями транзакта в систему.

Если поле *A* пусто, среднее время равно 1.

B - модификатор времени.

C - начальная задержка (в этом поле указывается время появления 1-го транзакта).

D - общее число транзактов, которое должно быть сгенерировано этим блоком. Если поле *D* пусто, блок выдает неограниченное число транзактов.

E - приоритет транзакта, может быть 0-127. Приоритет возрастает в соответствии с номером. Если поле *E* пусто, то сообщению присваивается "нулевой" приоритет.

F - число параметров (атрибутов) транзакта (0-100). Если поле пусто, то каждому транзакту присваивается 12 параметров по умолчанию.

G - пишется код либо *F*, либо *H*. Если *F*, транслятор каждому параметру резервирует в памяти слово, если *H* - полуслово. Если ничего не написано - резервируется полуслово.

В поле *B* может быть модификатор двух типов: модификатор-интервал и модификатор-функция.

Модификатор-интервал определяет целочисленную величину, принимающую равновероятные значения в определенном диапазоне. Например, в конструкции *GENERATE Iφ,5* интервал времени между транзактами - целочисленная случайная величина, равномерно распределенная в диапазоне $[Iφ-5, Iφ+5]$. При использовании модификатора-интервала необходимо следить, чтобы содержимое поля *B* было меньше содержимого поля *A* ($B < A$) так, чтобы время не могло принимать отрицательные значения. В противном случае транслятор выдает сообщение об ошибке.

При использовании модификатора-функции интервал времени между транзактами, поступающими в систему, определяется произведением содержимого полей *A* и *B*, например, *GENERATE Iφ, FN2*. Интервал времени $T = Iφ \cdot FN2$. Функция определяется специальными картами языка. В этом примере *FN2* - обозначение (стандартный числовой атрибут) функции с номером 2.

Блок уничтожения транзактов - TERMINATE. Обычно для простых программ - это последний блок программы. Транзакты, попадающие в этот блок, уничтожаются и больше не участвуют в процессе моделирования. При этом при поступлении каждого транзакта в блок *TERMINATE* из специального счетчика транзактов вычитается величина, указанная в поле А блока *TERMINATE*.

Первоначальная величина счетчика устанавливается специальной управляющей картой *START* и пишется в поле А этой карты.

Если в поле А блока *TERMINATE* ничего не написано, счетчик не уменьшается. При этом моделирование продолжается до тех пор, пока программа не будет снята оператором.

Например, конструкция

```
TERMINATE 1  
START      1φφ
```

обеспечивает такую длительность моделирования, при которой через программу модели пропускается 100 транзактов.

4. РАБОТА С УСТРОЙСТВАМИ, ЗАДЕРЖКА СООБЩЕНИЙ, ОЧЕРЕДИ

Устройства - один из типов элементов языка, которые имитируют работу оборудования системы (каналов, устройств ввода-вывода, процессоров и т.п.). В любой момент времени устройство может обслуживать только один транзакт. Работа с устройствами в *GPSS* осуществляется несколькими блоками, мы рассмотрим только 2 основных.

Блок SEIZE - занять устройство. В поле А этого блока пишется номер устройства, которое транзакт (сообщение) должен занять. При этом устройство, занятое сообщением, не освободится до тех пор, пока соответствующее сообщение не попадает в блок *RELEASE*.

Блок RELEASE - освободить устройство. В поле А этого блока указывается также номер устройства.

Задержка во времени, связанная с занятием устройства имитируется в программе блоком *ADVANCE*, для которого в полях А и В указываются соответственно среднее время занятия устройства и модификатор времени. Использование модификатора аналогично блоку *GENERATE*.

Например,

```
SEIZE 1  
ADVANCE 10.5  
RELEASE 1
```

В этом фрагменте симулятор не разрешит сообщению, поступившему в блок *SEIZE* и занявшему таким образом устройство с номером *I*, попасть в блок *RELEASE* и освободить это устройство до тех пор, пока не истечет необходимый отрезок системного времени, устанавливаемый блоком *ADVANCE*. Поскольку конструкция *ADVANCE 10,5* обеспечивает задержку транзакта на случайное время, принадлежащее диапазону $[10-5, 10+5]$, устройство с номером *I* окажется занятым на это время. При поступлении транзакта в блок *SEIZE* устройство *I* занимается (если оно было к этому моменту времени свободным), транзакт продвигается в блок *ADVANCE*, в котором он задерживается на определенное время. По истечении этого времени он поступает в блок *RELEASE*, освобождает устройство *I* и продолжает свое дальнейшее продвижение по программе модели.

Если же транзакт поступает в блок *SEIZE* в момент занятости устройства *I* (обслуживание другого транзакта), он не войдет в этот блок до тех пор, пока устройство *I* не освободится. Таким образом перед блоком *SEIZE* может образовываться как бы "пробка"-очередь, препятствующая прохождению других транзактов - сообщений через модель систем. При необходимости можно собрать статистику об этой очереди.

Для сбора такой статистики следует использовать 2 блока работы с очередями:

```
поставить в очередь - QUEUE ,  
вывести из очереди - DEPART .
```

В полях *A* этих блоков пишется номер очереди. Если поле *B* этих блоков пусто, при попадании транзакта соответственно в *QUEUE* и *DEPART* счетчик очереди увеличится или уменьшится на единицу. Если поле *B* не пусто, то счетчик увеличится или уменьшится на величину содержимого поля *B*.

В программе на *GPSS* возможно использование символической адресации, что позволяет, например, заменить номера устройств символическими именами:

```
SEIZE CHAN  
RELEASE CHAN
```

5. МОДЕЛЬ ОДНОКАНАЛЬНОЙ СМО С ЦЕЛОЧИСЛЕННЫМ ВХОДНЫМ ПОТОКОМ

Структура рассматриваемой СМО изображена на рис. 2. Входной



Р и с. 2. Одноканальная СМО

поток сообщений-заявок поступает на канал обслуживания, перед которым может образовываться очередь заявок. Обслуженные в канале заявки покидают систему.

Ниже приведен фрагмент программы на *GPSS*, описывающий простейшую модель данной системы массового обслуживания. В этом фрагменте использованы все введенные выше конструкции языка, связанные с генерацией сообщений — транзактов, занятием и освобождением канала и уничтожением транзактов. Блок *GENERATE* в этом примере генерируется целочисленный входной поток заявок в СМО, причем, время поступления первой заявки в систему равно 2, а интервалы времени между последующими заявками суть равновероятные целочисленные значения, принадлежащие диапазону $[5, 15]$. Блоки *QUEUE* и *DEPART* позволяют собрать статистику об очереди заявок, которая может возникнуть перед каналом. Время обслуживания заявки в канале равно 4 единицам. Оно устанавливается в блоке *ADVANCE*. Это один из блоков, в котором заявка СМО-транзакт задерживается на определенное время. Кроме того транзакт в этом фрагменте может задержаться перед блоком *SEIZE* по причине занятости канала обслуживанием предыдущей заявки.

```
SIMULATE
GENERATE 10,5,2
QUEUE 1
SEIZE CHAN
DEPART 1
ADVANCE 4
RELEASE CHAN
TERMINATE 1
START 100
```

Карта *START* инициирует начало моделирования. В поле А этой карты, как уже отмечалось, указывается количество прогонов программы или количество транзактов, проходящих через систему. В этом примере через модель СМО проводится 100 заявок.

Карта *SIMULATE* относится к управляющим картам. Без этой карты осуществляется только трансляция программы, но не происходит ее выполнение.

6. ВЫЧИСЛИТЕЛЬНЫЕ ЭЛЕМЕНТЫ ЯЗЫКА: ФУНКЦИИ

Одним из вычислительных элементов языка является функция. Функция описывается картой описания функции *FUNCTION*, у которой в поле метки стоит номер функции или ее имя.

В поле А операндов указывается аргумент. В поле В указывается тип функции и количество пар аргументов и значений.

Будем рассматривать функции 2-х типов С и D.

Функции типа С - непрерывны, D - дискретны. Например, если в поле В стоит C12, это означает, что функция непрерывна и у нее будет использоваться 12 пар аргумент-функция:

```
1 FUNCTION RN1, C12.
```

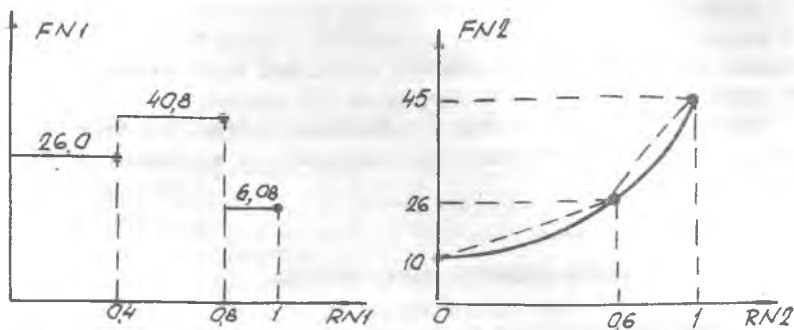
При описании любой из функций с помощью вычислительных объектов языка *CPSS* происходит интерполяция. При указании типа функции D - это кусочно-постоянная интерполяция. При указании С -линейная интерполяция.

Координаты функции, задаваемые парами, являются узлами интерполяции.

Ниже, на рис. 3 приведены графики двух функций *FN1* и *FN2*, *FN1* - дискретна, она должна быть описана типом D, *FN2* - непрерывна, ее следует описать типом С. Однако следует помнить, что при описании *FN2* типом С произойдет ее линейная интерполяция в соответствии с заданными узлами интерполяции.

За картой описания функции всегда следует карта задания функции. Карты задания могут быть оформлены в двух форматах: фиксированном (зонном) и свободном.

При использовании фиксированного формата координаты и значения функции располагаются в определенных полях перфокарты.



Р и с. 3. Типы функций

При использовании свободного формата - в любых полях, начиная с I-го, каждая пара отделяется друг от друга наклонной чертой, пробелы недопустимы. В паре аргумент-функция аргумент отделяется от значения функции запятой. Ниже описана в фиксированном формате функция FN1 (см.рис. 3):

1 2		6 7		12 13		16 19		25		31	
		F U W C T I O N		R N 1 , D 3		1 0 8		2 6 , 4 0		6 , 0 8	
1	4	2	6	7	12	13	16	19	25	31	32

В свободном формате ее описание будет выглядеть таким образом:

I FUNCTION RN1, D3.

.4,26.0/.8,40.8/1.0,6.08 (без пробелов, начиная с I-й колонки)

Карты описания и задания функции располагаются в начале колоды до блока GENERATE . Координаты точек функции записываются как чис-

ла с плавающей запятой. Поскольку язык оперирует с целочисленными величинами, любое значение функции округляется до целого числа. (Исключением из этого правила являются блоки *GENERATE* и *ADVANCE*, использующие в поле В модификатор-функцию. В этом случае округление до целого происходит после умножения значения соответствующей функции на содержимое поля А этих блоков).

Функция *FN2* (см.рис.3) в свободном формате будет описываться следующим образом:

2 FUNCTION RN2, C3

Ø, IØ/.6, 26/I, 45

7. ГЕНЕРАТОР СЛУЧАЙНЫХ ЧИСЕЛ

В языке существует 8 датчиков равномерно распределенных случайных величин, мнемоническое обозначение которых в программе *RN1 - RN8*. Эти датчики выдают равновероятные целочисленные значения из диапазона 0 - 999. Если какой-либо из датчиков используется в качестве аргумента функции, то он выдает числа от 0 до I, как, например, в приведенных выше функциях *FN1*, *FN2*.

8. ИМИТАЦИЯ ПРОСТЕЙШЕГО ИНФОРМАЦИОННОГО ПОТОКА

В простейшем потоке интервалы времени между поступлениями сообщений в систему распределены экспоненциально с плотностью вероятности [4] $f(x) = \lambda e^{-\lambda x}$, где λ - интенсивность потока.

При использовании метода обратной функции [4] алгоритм получения реализаций величины x выглядит следующим образом:

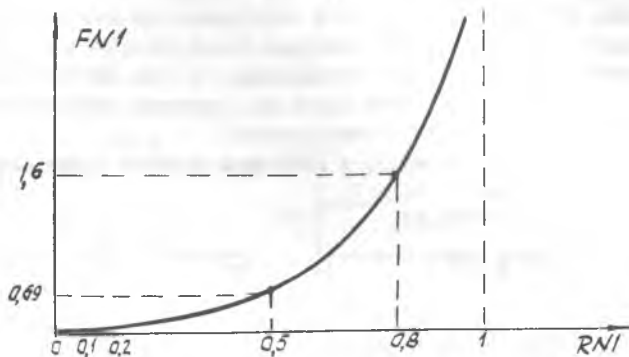
$$x = -\frac{1}{\lambda} \ln(1-R) = -\bar{x} \ln(1-R).$$

Здесь R - равномерно распределенная на $[0, I]$ случайная величина, λ - интенсивность потока, \bar{x} - среднее значение случайной величины x .

Если положить $\bar{x} = I$, то нетрудно определить функцию, необходимую для имитации простейшего потока с единичной интенсивностью:

$$FN1 = -\ln(1-RN1).$$

График этой функции приведен на рис. 4.



Р и с. 4. Модификатор-функция в имитаторе простейшего потока

Карты описания и задания функции (при использовании узлов интерполяции) будут выглядеть следующим образом:

```
I FUNCTION RNI, C6  
0, 0/.1, .1/.2, .2/.5, .69/  
.8, 1.6/.999, 8.0
```

Для того, чтобы смоделировать простейший поток, нужно к этим картам добавить блок, который будет генерировать транзакты в соответствии с заданной функцией:

```
GENERATE 1φ, FN1.
```

В этой конструкции среднее время между транзактами равно 10, а интервалы времени между поступлениями их в систему распределены по экспоненциальному закону.

9. ИСПОЛЬЗОВАНИЕ ИДЕНТИФИКАТОРОВ

При составлении сложных программ те или иные объекты языка удобно идентифицировать не с помощью номера, а с помощью некоторого имени или названия. С этой целью в языке разрешается вводить

идентификаторы. Идентификатор может содержать от 3 до 5 алфавитно-цифровых символов, первые 3 из которых буквы. При этом идентификатор должен быть хотя бы один раз употреблен в поле метки. При использовании идентификатора в поле операндов он отделяется от текста символом α

EXPON FUNCTION RN1, C6

..... карты описания
GENERATE 1 ϕ , FN α EXPON

Ю. ИЗМЕНЕНИЕ МАРШРУТОВ СООБЩЕНИЙ

Основным блоком, который позволяет изменить направление пути сообщения в системе является блок *TRANSFER*, который дает возможность осуществить безусловные, условные и статистические переходы. Тип перехода определяется мнемокодом, записанным в поле А. Направление перехода определяется содержанием полей В и С.

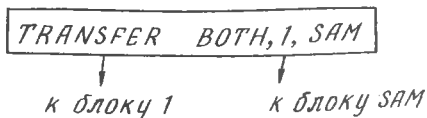
Безусловный переход. При безусловном переходе поле А пусто. В поле В указывается имя или номер блока к которому должен направиться транзакт.



Если блок, к которому направляется транзакт, в текущий момент системного времени не может его принять (например, *SEIZE*), транзакт остается в блоке *TRANSFER* и повторяет попытку перехода при каждом пересчете системного времени симулятором. Такая организация увеличивает длительность процедуры моделирования.

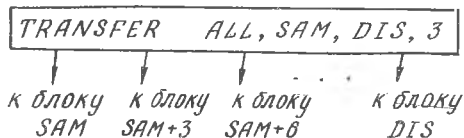
Условный переход. При условном переходе в поле А блока *TRANSFER* могут быть записаны различные мнемокоды, самый простой режим определяется мнемокодом BOTH, в поле В пишется номер или идентификатор блока, к которому направляется транзакт в I-ю очередь, в поле С также стоит номер или идентификатор блока, к кото-

рому транзакт направляется во 2-ю очередь:



Если блок I занят, то транзакт направляется к SAM. Если оба заняты, то транзакт остается в блоке TRANSFER и повторяет попытки перехода при каждом пересчете системного времени.

Обобщением этого блока является TRANSFER ALL



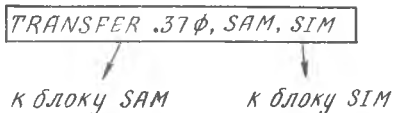
В поле B пишется идентификатор I-го блока, в который пытается войти транзакт, в поле C - идентификатор последнего блока, в поле D пишется интервал приращения номеров блоков. При этом должно выполняться условие:

$$N_{\neq} DIS = N_{\neq} SAM + M \cdot 3 ; \quad M > 0 - 4$$

(N_{\neq} - номер блока)

При использовании этой конструкции транзакт пытается войти по очереди в SAM, SAM+3, ..., DIS и занимает I-ый свободный блок. Если ни один из этих блоков не может принять транзакт, то он остается в TRANSFER и повторяет попытку перехода при каждом изменении системного времени.

Статистический переход. В этом режиме направление пути транзакта определяется не условиями занятости оборудования, а некоторым вероятностным механизмом, основанным на случайном выборе пути дальнейшего продвижения транзакта. В режиме статистического перехода в поле А пишется десятичная дробь – вероятность перехода транзакта к блоку, указанному в поле С. При этом переход транзакта к блоку, указанному в поле В будет происходить с вероятностью $(1 - \langle A \rangle)$, где $\langle A \rangle$ – содержимое поля А.



Вероятность перехода к блоку *SIM* будет указываться содержимым в поле А, а к блоку *SAM* – величиной, дополненной до 1.

$$P\{\rightarrow SIM\} = 0,370$$

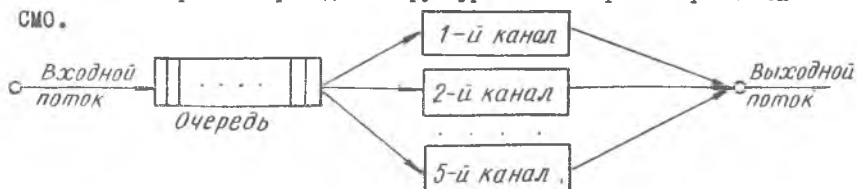
$$P\{\rightarrow SAM\} = 0,630$$

Если оба блока заняты, то транзакт остается в блоке *TRANSFER* и повторяет попытку перехода к выбранному ранее блоку при каждом изменении системного времени.

Существует и ряд других режимов работы блока *TRANSFER*, два из них рассматриваются в п. 29.

II. МОДЕЛЬ МНОГОКАНАЛЬНОЙ СИСТЕМЫ МАССОВОГО ОБСЛУЖИВАНИЯ С ОБЩЕЙ ОЧЕРЕДЬЮ ВХОДНЫХ СООБЩЕНИЙ И ЗАНЯТИЕМ I-го СВОБОДНОГО КАНАЛА

Ниже на рис. 5 приведена структурная схема рассматриваемой СМО.



Р и с. 5. Многоканальная СМО

Входной поток заявок - сообщений поступает на вход системы, при этом каждая заявка претендует на обслуживание в любом из каналов. Если все каналы уже заняты обслуживанием, заявка ставится в общую очередь (с дисциплиной *FIFO* [4]) и ожидает, пока система сможет заняться ее обслуживанием. Обслуженные заявки образуют выходной поток информации.

Подобная структура СМО распространена при решении целого ряда прикладных задач. В отдельных случаях многоканальные СМО могут быть исследованы и аналитически [4], однако общей методологией исследования подобных систем является имитация.

Описание на *GPSS* многоканальной СМО приводится ниже. В этом фрагменте не заполнены поля операндов блоков *GENERATE* и *ADVANCE*, поскольку мы не конкретизируем здесь ни дисциплину входного потока, ни дисциплину обслуживания заявки в каналах - они могут быть самыми различными. Причем время обслуживания заявки в канале может быть одним и тем же для всех каналов, а может быть в каждом канале своим собственным.

```

SIMULATE
GENERATE ...
QUEUE 1
TRANSFER ALL, CHAN1, CHAN5,5
CHAN 1 SEIZE 1
DEPART 1
ADVANCE ...
RELEASE 1
TRANSFER , ENDM
CHAN 2 SEIZE 2
DEPART 1
ADVANCE ...
RELEASE 2
TRANSFER , ENDM
.....
CHAN 5 SEIZE 5
DEPART 1
ADVANCE ...
RELEASE 5
ENDM TERMINATE 1
START 100

```

Как следует из этого простого фрагмента, каналы СМО отождествляются при имитации системы с устройствами *CPSS*, номера которых I-5. Кроме того, в этом фрагменте используется один статистический элемент языка - очередь с номером I. Этот пример иллюстрирует одно из возможных применений конструкции *TRANSFER ALL*.

12. РАБОТА С ПАМЯТЬЮ

Памяти - особый тип элементов языка *CPSS*, который призван имитировать разного рода накопители, используемые в исследуемых системах: запоминающие устройства (ЗУ), концентраторы и т.д., в которых могут одновременно находиться несколько сообщений-транзактов. Любая память описывается в программе картой описания памяти *STORAGE*. В поле метки этой карты пишется номер или имя памяти, в поле А указывается объем памяти в условных единицах:

MEMOR STORAGE 100

Существует 2 основных блока управления памятью:

блок - ввести сообщение в память *ENTER*

и блок - вывести сообщение из памяти *LEAVE*.

В полях А этих блоков пишутся либо номер, либо идентификатор соответствующей памяти, описанной картой *STORAGE*.

В поле В указывается число единиц памяти, занимаемых сообщениями при входе в память, или освобождаемых при выводе сообщения из памяти.

13. СТАНДАРТНЫЕ ЧИСЛОВЫЕ АТТРИБУТЫ ЯЗЫКА (СЧА)

Существует несколько разновидностей элементов языка, таких, как устройства, память, статистические элементы (очереди), вычислительные элементы (функции) и т.д. Каждый из этих элементов описывается своими стандартными числовыми атрибутами (СЧА), которые однозначно определяют статус этого элемента в модели системы. СЧА меняются в процессе имитации, изменить их может как симулятор, так и пользователь.

СЧА могут быть использованы в качестве аргументов поля операндов практически любых блоков языка. СЧА состоит из мнемонического обозначения типа элемента или его атрибутов и целого числа - номера элемента:



Ниже приводится краткая таблица (табл. I), в которой перечислены некоторые СЧА основных элементов языка.

Т а б л и ц а I

Тип элемента	Основные СЧА
Сообщение (транзакт)	P_i - значение i -го параметра транзакта PR - приоритет транзакта M - время пребывания сообщения в модели
Устройство	F_i - состояние i -го устройства $(F_i = 0, - i$ -ое устройство свободно, 1 - занято)
Очередь	Q_i - текущая длина очереди с номером i $OM_i - max$ длина очереди с номером i
Память	S_i - заполненный объем памяти с номером i R_i - свободный объем памяти с номером i
Блок	N_i - число сообщений, вошедших в блок i с начала моделирования
Функция	FN_i - значение функции с номером i
Системные атрибуты	RNI - значение случайного числа, получаемого от датчика с номером i K_i - константа, значение которой равно i CI - системное время

Системные СЧА, такие, как CI или RNI , не могут быть изменены пользователем, они меняются только симулятором.

Системный атрибут - константа может иметь два обозначения:
Ki или просто *i*. Например блоки

ADVANCE K1φφ

и
ADVANCE Iφφ.

совершенно идентичны. Каждый из них обеспечивает задержку поступающего транзакта на 100 единиц системного времени.

СЧА активно используются в полях операндов различных блоков языка. Например, *SEIZE FN1* - занять устройство, номер которого определяется значением функции *FN1*.

Или: *ADVANCE P3* - задержать транзакт на время, определяемое значением третьего параметра этого транзакта. *LEAVE I,SI* - освободить память с номером *I* полностью.

Приведенная выше таблица содержит далеко не полный перечень элементов языка и их СЧА, с некоторыми дополнительными типами элементов мы встретимся в рассматриваемых далее примерах.

14. ИЗМЕНЕНИЕ МАРШРУТОВ СООБЩЕНИЯ:

БЛОКИ *GATE* И *TEST*

Эти 2 типа блоков связаны с изменением маршрутов сообщения в программе в зависимости от выполнения тех или иных логических условий.

Блоки *GATE* и *TEST* отличаются друг от друга тем, что первый из них изменяет путь сообщения только в зависимости от состояния моделируемого оборудования, а блок *TEST* изменяет маршрут сообщения в зависимости от выполнения самых разнообразных логических условий, определенных на множестве СЧА.

Код этих блоков записывается в программе следующим образом:

3	I2	I3	I4	I5	I9
<i>GATE</i>		Мнемокод состояния объекта			
<i>TEST</i>		Мнемоника отношения			

Мнемокод состояния объекта определяется в соответствии со следующей таблицей:

Состояние объекта	Мнемокод блока <i>GATE</i>
Память:	
пуста	<i>SE</i>
не пуста	<i>SNE</i>
заполнена	<i>SF</i>
не заполнена	<i>SNF</i>
Устройство:	
свободно	<i>NU</i>
занято	<i>U</i>

(Здесь приведены не все возможные мнемокоды).

Блок *GATE* может работать в 2-х режимах: режиме отказа и в режиме условного перехода.

В поле А этого блока пишется номер проверяемой единицы оборудования (проверяемого объекта). В поле В может быть написан номер блока, к которому должен быть направлен транзакт. Если поле В пусто, то блок работает в режиме отказа. Если не пусто, то в режиме условного перехода. В I-ом случае сообщение не может войти в блок *GATE* до тех пор, пока не выполнится условие, записанное в виде мнемокода состояния объекта, т.е. до тех пор, пока данный объект не перейдет в нужное состояние. Как только это произойдет, транзакт направляется к следующему за *GATE* блоку. Если поле В не пусто, *GATE* работает в режиме условного перехода, при этом в случае, если проверяемый объект не находится в требуемом состоянии, транзакты, поступающие на блок *GATE*, направляются к блоку, указанному в поле В, в противном случае, если указанный объект находится в требуемом состоянии, транзакт направляется к следующему за *GATE* блоку.

Например, *GATE SE 1, SIM*.

Эта конструкция работает следующим образом. Если память с номером 1 пуста, транзакт, поступивший в блок *GATE*, проходит дальше по программе модели, если не пуста, он направляется к блоку с именем *SIM*. Здесь используется режим условного перехода.

Блок *TEST* работает во многом аналогично, но в колонках с I3 по I5 перфокарты указывается мнемоника отношения: $L < - <$; $LE < - <$; $E = =$; $NE = \neq$; $G > - >$; $GE > - >$.

В полях А и В блока *TEST* пишутся СЧА языка, используемые в проверяемом отношении, а в поле С пишется номер блока к которому пытается перейти транзакт.

Если С - пусто, то блок работает в режиме отказа, если С - не пусто, - в режиме условного перехода.

П р и м е р

TEST E S1, Kφ, 4

В этой конструкции используются 2 СЧА: *S1* - текущее содержимое памяти с номером I и *Kφ* - константа, определяющая 0 . В том случае, если $S1=0$, т.е. память с номером I пуста, *TEST* передает транзакт следующему блоку по программе. Если же $S1 \neq 0$ (память не пуста), транзакт направится к блоку с номером 4.

Блок *TEST* обладает более широкими возможностями, чем *GATE* : в его полях А и В можно писать любые СЧА. Режимы отказа и условного перехода у блоков *TEST* и *GATE* очень схожи.

15. ВЫЧИСЛИТЕЛЬНЫЕ ОБЪЕКТЫ ЯЗЫКА:

ПЕРЕМЕННЫЕ, БЛОК *SAVEVALUE*

Кроме функций, которые были рассмотрены выше, к вычислительным элементам языка относятся еще переменные и ячейки *SAVEVALUE*.

В *GPSS* используются булевские и арифметические переменные. Арифметические переменные описываются картой описания переменной *VARIABLE* или *FVARIABLE* .

В поле операндов этих карт указывается арифметическое сочетание СЧА языка, в котором могут использоваться арифметические операции $+$, $-$, $*$, $/$ и деление по модулю \textcircled{m} . Значения переменных вычисляются слева направо, умножение и деление выполняется раньше, чем сложение и вычитание. Деление на 0 дает 0 . Все числа без знака считаются положительными. При выполнении операции \textcircled{m} частное от деления отбрасывается, результатом операции является остаток, который считается положительным).

При использовании карты *VARIABLE* от каждого СЧА берется целая часть, и арифметические операции выполняются над целыми числами. Результат округляется до целого числа.

При использовании *FVARIABLE* целые части от операндов не берутся, а лишь результат всей операции округляется до целого числа.

П р и м е р :

1 *VARIABLE* $1\phi(11/3)$ результат 30

1 *FVARIABLE* $1\phi(11/3)$ результат 36

Знак умножения может быть опущен. Допускается использование скобок. СЧА переменной обозначается символом V_i - как для *VARIABLE*, так и для *FVARIABLE*. i - номер переменной, стоящий в поле метки карты описания переменной.

Булевские переменные описываются картой *BVARIABLE*. Для булевских переменных в поле операндов могут быть указаны логические, условные и булевские операции.

Логические операции: мнемоеды логических операций похожи на мнемоеды блока *GATE* (мнемоеды памяти такие же, а к мнемоедам устройств добавляется буква *F* :

1 *BVARIABLE FNU1*

Булевские переменные принимают значение 1 (истина), если логическое условие, записанное в поле операндов карты описания этой переменной, выполнено.

Так, в этом примере переменная *BV1* принимает значение 1, если устройство с номером 1 свободно (мнемоед *FNU*) (См. описание блока *GATE*). В противном случае *BV1* принимает значение 0.

Условные операции: мнемоника аналогична мнемонике блока *TEST*, а переменными являются СЧА языка:

2 *BVARIABLE V1'G'V2.*

Условные операторы берутся в кавычки.

В этом примере переменная *BV2* принимает значение 1, если переменная $V1 > V2$ (оператор *G*), и значение 0 в противном случае.

Булевские операции используют знаки "+" и "*", которые обозначают логические "или" и логическое "и".

Возможны в поле операндов комбинации логических, условных и булевских операторов.

П р и м е р :

3 *BVARIABLE (V2'G'K5)*(FNU2+SF3)*

$BV3$ принимает значение "Истина", когда $V2 > 5$ и (устройство с номером 2 не занято или память с номером 3 полна). СЧА булевой переменной: BV_i , где i - номер переменной, указанный в поле метки соответствующей карты описания.

Слежение за выполнением условий, указанных в поле операндов, осуществляется симулятором автоматически.

Ячейки *SAVE VALUE* предназначены для хранения некоторых постоянных И/ИЛИ изменяющихся значений переменных программы. В поле А этой карты указывается номер ячейки, сохраняющей значение и вид изменения этого значения ("+" - накопление, "-" - уменьшение).

В поле Б указывается либо СЧА, либо целое число, которое либо добавляется, либо вычитается, либо заменяет содержимое ячейки.

П р и м е р:

SAVEVALUE 1φ+, V1

Каждый раз при поступлении транзакта в блок *SAVEVALUE* к содержанию 10-й ячейки прибавится значение переменной $V1$

SAVEVALUE 1φ, V1

В этой конструкции при поступлении транзакта в блок *SAVEVALUE* в ячейку 10 запишется значение переменной $V1$. *SAVEVALUE* не ставит никаких преград на пути движения транзакта. Чаще всего на базе ячеек организуются разного вида счетчики. Если в поле С стоит код Н, то ячейка занимает подуслово, если С пусто, то - целое слово. СЧА ячеек *SAVEVALUE* обозначается X_i , где i - номер ячейки. Перед началом имитации содержимое всех используемых в программе ячеек *SAVEVALUE* устанавливается равным нулю.

16. МОДЕЛЬ РАБОТЫ ДВУХТАКТНОГО БЗУ

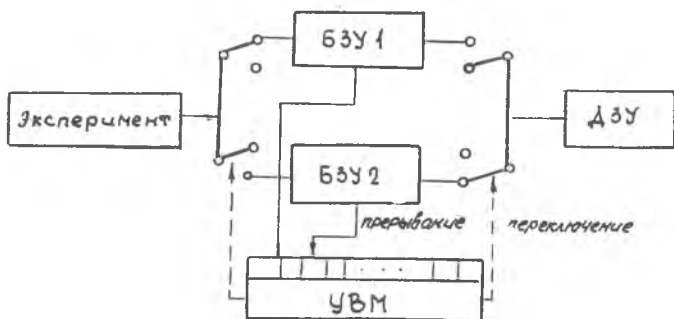
Схема двухтактного буферирования получила широкое распространение на практике при построении самых различных автоматизированных систем обработки данных. Идея двухтактного буфера очень проста: совместить во времени процессы сбора и записи информации в буфер (БЗУ) ограниченного объема и перезаписи информации в долговременную память (ДЗУ), объем которой неограничен.

Технически осуществить двухтактное буферирование можно, например, с использованием канала прямого доступа и программного канала.

Рассмотрим упрощенную модель системы двухтактного буферирования.

Экспериментальная информация в процессе сбора записывается словами в буферную область памяти.

При заполнении приемного БЗУ до определенного уровня генерируется запрос к УВМ на передачу информации в ДЗУ (включается система прерываний). Между моментом возникновения запроса и переключением ключей (рис. 6) проходит определенное время, по истечении которого приемное БЗУ становится передающим (например, подключается канал прямого доступа и информация пишется на диск), а для сбора информации выделяется в ОЗУ новая область, которая становится приемным БЗУ.



Р и с. 6. Структура двухтактного БЗУ

При исследовании такой системы на модели могут ставиться различные вопросы, например: каков должен быть уровень заполнения БЗУ, при котором в системе генерируется запрос на переключение ключей. Как связан этот уровень с интенсивностью потока экспериментальных данных и вероятностью "переполнения" приемного БЗУ за время между запросом и переключением ключей и т.п.

Описание модели этой системы на *GPSS*, приведенное ниже, существенно упрощено: в нем не учитывается целый ряд практически важных деталей. Это объясняется иллюстративным характером обсуждаемого примера.

Допустим, что объем БЗУ - 1024 слова. Разрядность одного слова - 8 единиц. При этом память БЗУ1 или БЗУ2 может быть описана такой конструкцией:

2 VARIABLE 1024*8

1 STORAGE V2

Допустим, что запрос на прерывание возникает при заполнении БЗУ до 1020 слов, тогда уровень заполнения может быть описан картой

3 VARIABLE 1020*8

Введем еще карту описания среднего времени задержки между запросом и переключением БЗУ:

4 VARIABLE 10/4

Предположим, что поток слов, записываемых в БЗУ, во времени описывается моделью простейшего потока. Тогда описание функционирования этой системы на *GPSS* будет выглядеть следующим образом:

	<i>GENERATE</i>	1φ, FN1
	<i>ENTER</i>	1,8
	<i>GATE SNF</i>	1, ОТКАЗ
	<i>TEST E</i>	S1, V3, ENDM
	<i>ADVANCE</i>	V4, FN1
	<i>LEAVE</i>	1, S1
	<i>TERMINATE</i>	1
ОТКАЗ	<i>SAVEVALUE</i>	1φ+, 1
ENDM	<i>TERMINATE</i>	1

Комментарии:

- Бл.1 - генерация простейшего потока транзактов.
- Бл.2 - занятие памяти: каждое слово занимает 8 единиц в памяти с номером 1.
- Бл.3 - проверка условия потери информации: в соответствии с мнемоникой *SNF* блок *GATE*, работающий в режиме условного перехода, посылает транзакт на блок *ОТКАЗ* в случае, если память *S1* заполнена, и передает его в блок *TEST* в противоположном случае.
- Бл.4 - проверка условия генерации запроса: запрос на переключение будет симитирован в блоке *TEST* при условии *S1=V3*, здесь *TEST* работает в режиме условного перехода.

Бл.5,6,7 - перезапись информации в БЗУ: *ADVANCE* задержит транзакт на некоторое случайное время, имитирующее интервал от возникновения запроса до переключения. *LEAVE* - освободит БЗУ полностью. После этого *S1* транзактов уничтожится блоком *TERMINATE*.

Бл. 8,9 - счетчик слов, потерянных в системе из-за "переполнения" приемного БЗУ.

Для того, чтобы это описание превратилось в программу машинного счета, перед блоком *GENERATE* необходимо поставить все карты описания переменных $V2 \div V4$, памяти *S1* и функции *FN1* (ее мы обсуждали раньше) и снабдить колоду управляющими картами: *SIMULATE* перед началом программы, *START* и *END* в конце программы. (Подробнее см.п. 28 и прил. I.).

17. ИЗМЕНЕНИЕ ПАРАМЕТРОВ СООБЩЕНИЯ

Каждый транзакт в системе *GPSS* может иметь до 100 параметров. Каждому из параметров транзакта может быть присвоено определенное значение с помощью блока

ASSIGN.

В поле А этого блока указывается номер параметра и вид его изменения $i, i+, i-$.

В поле В указывается в виде целого числа или СЧА значенке, присваиваемое этому параметру.

В поле С указывается модификатор в виде целого числа. Это число определяет номер функции, на значение которой умножается содержимое поля В при использовании блока *ASSIGN* с модификацией.

П р и м е р ы: *ASSIGN I, I0*

При вхождении транзакта в блок *ASSIGN* первому параметру присваивается значение, равное I0.

ASSIGN I, V1, 3

При вхождении транзакта в блок *ASSIGN* первому параметру присваивается значение $V1 * FN3$: $P1 := V1 * FN3$. *ASSIGN I+, V1*
В этом случае происходит присвоение

$$P1 := P1 + V1$$

Транзакт никогда не задерживается в блоке *ASSIGN* .

18. КОСВЕННАЯ АДРЕСАЦИЯ

Косвенная адресация в *GPSS* используется в сочетании с любым СЧА, кроме текущего времени *CI*, случайного числа *RN_i* и времени пребывания сообщения в системе *MI*.

Эта адресация может использоваться практически в любом типе блоков. Структура косвенной адресации имеет такой вид: СЧА* <целое число (0-100)>. Под целым числом подразумевается номер параметра, в котором указан номер соответствующего СЧА: *FN1* - прямая адресация - функция с номером 1. *FN*1* - косвенная адресация - функция, номер которой определен содержимым I-го параметра транзакта, поступающего в блок в поле операндов которого используется *FN*1* .

П р и м е р :

*SEIZE FN*1.*

При поступлении транзакта в этот блок необходимо решить вопрос: какое занять устройство. Симулятор дает ответ на этот вопрос, обратившись к I-му параметру транзакта, определив по нему номер функции и получив значение этой функции. Это значение и будет определять номер занимаемого устройства.

Если в тексте программы встречается запись " *i ", то она эквивалентна " *P_i* " - параметру с номером *i* .

Косвенная адресация не допускается ни в одном из полей блока *GENERATE* , кроме поля *A* .

19. ВРЕМЕННАЯ МОДЕЛЬ СИСТЕМЫ ИНФОРМАЦИОННОГО ОБМЕНА С ДИСКОВОЙ ПАМЯТЬЮ

Рассмотрим систему, в которую поступают запросы на информационный обмен с памятью на диске. Каждый запрос определяет цилиндр, с которого надо считывать или записывать информацию и объем передаваемых данных. Составим описание этой системы на *GPSS* , приняв следующие исходные данные:

среднее число запросов на информационный обмен, поступающих в систему в единицу времени - $I/20$;

число цилиндров - 203;

средняя длина запроса (объем, записываемой или считываемой информации) - 2000 байтов;

число дорожек в цилиндре - 2;

число байтов в дорожке - 6144;

период оборота диска - 40 мс;

скорость передачи информации - 1 дорожка за 40 мс;

время поиска информации на диске при перемещении головки через " n " цилиндров:

$$6 + 2 n \text{ мс} \quad 0 \leq n \leq 8$$

$$16 + 3 n / 4 \text{ мс} \quad 9 \leq n \leq 24$$

$$26 + n / 3 \text{ мс} \quad n \geq 25$$

поток запросов - простейший;

объем информации, участвующей в обмене по запросу, находится в пределах 1000-3000 байт. (Эти данные взяты для диска ЭВМ PDP-II. См. Э.Таненбаум. Многоуровневая организация ЭВМ.-М:Мир, 1979, с.71).

Опишем вычислительные объекты, необходимые для анализа этой системы.

Функция, описывающая время поиска информации на диске:

TRPO FUNCTION VI, C4

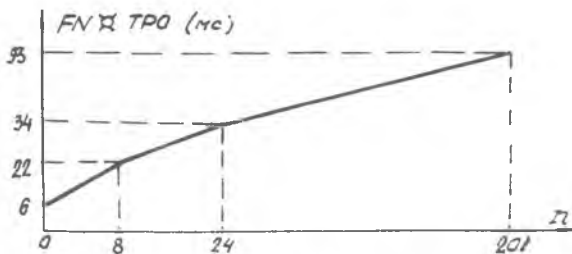
$\emptyset, 6/8, 22/24, 34/2\emptyset 2, 93$

В качестве аргумента этой функции используется переменная

1 VARIABLE (P1-X1)@2\emptyset 3

В I -м параметре транзакта PI мы будем запоминать номер цилиндра, участвующего в информационном обмене по запросу, а в ячейке *SAVEVALUE* с номером I (ее СЧА $X1$) мы будем запоминать положение головки на диске.

Таким образом модуль разности $|P1-X1|$ имеет смысл количества цилиндров, через которые должна переместиться головка при поиске нужного цилиндра, т.е. $|P1-X1|$ имеет смысл n (рис. 7)



Р и с. 7. Время поиска информации на диске

График рис. 7 построен по приведенным выше соотношениям. (Операция @ в выражении для $V1$ используется для определения модуля разности).

Время передачи информации. Исходя из принятых условий, время передачи информации может быть описано переменной $V2$

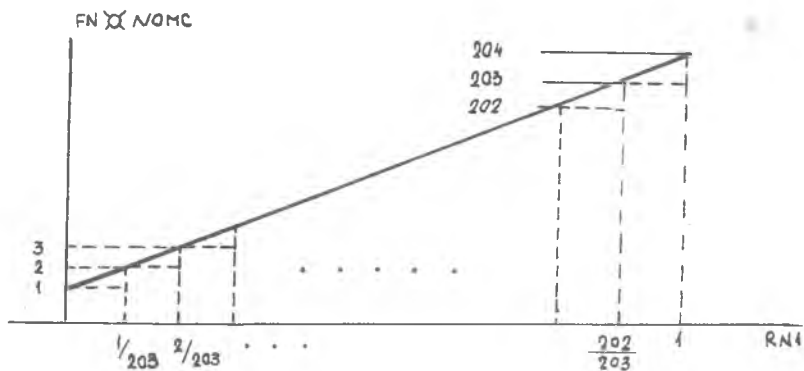
$2 \text{ VARIABLE } P2/6144 \times 4\phi$

при условии, что во 2-м параметре транзакта мы запишем объем информации, участвующей в обмене по данному запросу.

Описание потока запросов. Поток простейший, поэтому описывается функцией *EXPON FUNCTION...*, которая нам уже неоднократно встречалась (см.п. 8).

Функция, осуществляющая случайный выбор номера цилиндра: на диске 203 цилиндра. Каждый запрос адресуется определенному цилиндру. Будем считать, что запрос с одинаковой вероятностью может потребовать ресурсы любого из этих цилиндров. При этом при описании функции случайного выбора номера цилиндра следовало бы определить ее тип, как тип D . В этом случае функция имела бы вид, изображенный на рисунке пунктиром (рис. 8).

Для задания такой функции потребовалось бы использовать 203 пары аргумент-функция, что, конечно, неудобно. Однако, учитывая, что *GPSS* оперирует с целочисленными величинами и производит округление значения $FNX \text{ NOMC}$ до целого числа, есть возможность задать эту функцию типом C , аппроксимируя ступенчатую ломаную прямой (сплошная линия на рисунке). При этом для задания функции оказы-



Р и с. 8. Функция случайного выбора

вается достаточно двух пар:

NOMC FUNCTION RN1, C2

$\phi, 1/1, 2\phi 4$

Эта функция будет осуществлять равновероятный выбор любого из 203 цилиндров. Ее аргументом является системный числовой атрибут *RN1*. Подобное описание функции случайного выбора используется очень широко в силу своей компактности. Однако не следует забывать, что процессы случайного выбора могут быть описаны функцией типа *C2* лишь при условии равновероятности выбираемых целочисленных значений.

Функция, осуществляющая случайный выбор объема обмениваемой информации определяется аналогично функции *NOMC*. По нашим условиям, средняя длина запроса в байтах 2000. Мы условились считать, что объем данных, участвующих в обмене, может находиться в пределах от 1000 до 3000, причем все значения этого диапазона будем считать равновероятными. По аналогии с функцией *FN x NOMC* определим функцию *FN x VINP*

VINF FUNCTION RN1, C2

$\phi, 1\phi\phi\phi/1, 3\phi\phi 1$

Теперь мы имеем возможность составить программу, описывающую сам механизм информационного обмена:

<i>GENERATE</i>	<i>2φ, FNx EXPON</i>
<i>ASSIGN</i>	<i>1, FNx NOMC</i>
<i>ASSIGN</i>	<i>2, FNx VINP</i>
<i>SEIZE</i>	<i>DISK</i>
<i>ADVANCE</i>	<i>FNx TPO</i>
<i>ADVANCE</i>	<i>V2</i>
<i>RELEASE</i>	<i>DISK</i>
<i>SAVEVALUE</i>	<i>1, P1</i>
<i>TERMINATE</i>	<i>1</i>

Как видно, она довольно проста и не требует дополнительных пояснений. В этом примере большую трудность представляет определение вычислительных объектов программы.

20. ПРИОРИТЕТЫ

Каждый транзакт может иметь в системе свой приоритет. номер приоритета меняется от 0 до 127. Чем больше номер, тем больше приоритет. Во всех ситуациях, когда конкурируют транзакты с разными приоритетами, например, при занятии устройств, памяти, каналов ввода-вывода и т.д., предпочтение отдается транзакту с более высоким приоритетом. Если в этой конкуренции участвуют транзакты с одинаковыми приоритетами, то предпочтение отдается ранее поступившему. Для назначения приоритета используется блок

PRIORITY,

в поле A которого указывается значение присваиваемого приоритета 0-127.

21. СПИСКИ

Информационные структуры типа списка определяют главным образом внутреннюю организацию *CPSS*.

Всего в системе 5 типов списков. Некоторые из этих списков ведет симулятор (пользователь доступа к ним не имеет): это списки текущих событий, список будущих событий, списки прерываний, списки синхронизируемых транзактов. В списках текущих событий в любой момент времени находятся транзакты, у которых время очередной передвигки в программе модели меньше системного времени. Это либо активные транзакты, которые надо передвинуть в настоящий момент системного времени, либо транзакты, находящиеся в состоянии задержки по причине, например, занятости устройства, конкуренции и т.д.

Все транзакты, находящиеся в состоянии задержки по той или иной причине, образуют свои списки задержанных транзактов. В список будущих событий вносятся транзакты, время передвигки которых больше текущего момента системного времени (список аналогичен календарю системы *REATE* [5]). В этом списке, например, всегда находится транзакт, поступивший в блок *ADVANCE*. Списки прерываний содержат транзакты, обслуживание которых на определенных устройствах было прервано другими транзактами.

Наконец, особый тип списков - списки пользователя. Списки пользователя управляются пользователем и симулятором. Списков пользователя может быть в системе до 20 или 100 в зависимости от версии языка.

Со списками пользователя связаны следующие основные СЧА:

CA_i - среднее число транзактов в i -ом списке;

CH_i - текущее число транзактов в i -ом списке;

CM_i - максимальное число транзактов в i -ом списке;

Пользователь управляет списками с помощью двух блоков: *LINK* и *UNLINK*.

LINK - связан с постановкой - включением транзакта в список пользователя. В поле А этого блока указан номер списка. В поле В указывается дисциплина внесения транзакта в список.

В качестве дисциплины внесения могут использоваться 3 дисциплины:

1. Первый пришел, первый обслуживается - *FIFO*.
2. Последний пришел, первый обслуживается - *LIFO*.
3. Упорядочение списка по параметру P_i .

По дисциплине *FIFO* транзакт, поступающий в *LINK*, ставится в конец списка, по дисциплине *LIFO* - в начало.

При использовании дисциплины P_i - транзакт ставится в список в соответствии со значением его i -го параметра (список упорядочен по значению P_i).

Использование блока *LINK* позволяет пользователю на некоторое время отдельные транзакты переводить в пассивное состояние, т.е. выводить из системы.

Блок *UNLINK* - извлечение транзакта из списка. В поле А указывается номер списка. В поле В - номер или имя того блока, к которому направляется извлеченный из списка транзакт. В поле С - количество транзактов, извлекаемых из списка:

UNLINK 1, NEXT, 2

При попадании некоторого транзакта в *UNLINK* пассивный транзакт, находящийся в списке пользователя, извлекается оттуда и направляется к блоку, указанному в поле В, основной же транзакт, вызвавший это извлечение, продолжает свое обычное движение в программе модели.

Использование этих двух типов блоков позволяет программировать разного рода асинхронные процессы, происходящие в системе.

22. СТАТИСТИЧЕСКИЕ ТАБЛИЦЫ

Для сбора статистики в *GPSS* существует много возможностей. В частности, любой параметр, интересующий пользователя, может быть подвержен статистическому анализу с построением гистограммы. Для проведения такого анализа используется особый тип элементов языка - таблицы.

Карта описания таблицы - *TABLE*.

В поле метки этой карты указывается имя или номер таблицы.

В поле А - СЧА, который подвергается табулированию.

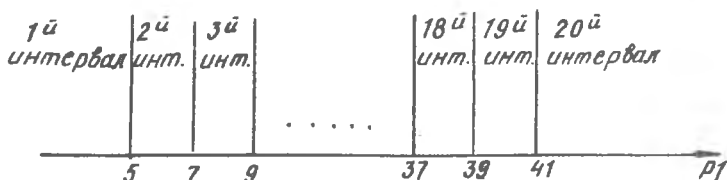
В поле В - верхняя граница I-го классового интервала гистограммы.

В поле С - ширина классового интервала.

В поле D - количество классовых интервалов.

Сам процесс табулирования происходит, когда транзакт поступает в блок табулирования - *TABULATE*.

1 TABLE P1, 5, 2, 2 φ



В поле А этого блока пишется ссылка на соответствующую таблицу (либо номер таблицы, либо имя). Каждый раз, когда транзакт поступает в блок табулирования, к соответствующему классовому интервалу таблицы будет приписана I. Выбор классового интервала осуществляется в зависимости от значения табулируемой величины на момент поступления транзакта в блок *TABULATE*.

Факт поступления транзакта в блок *TABULATE* служит для симулятора сигналом об очередном сооре статистики. Кроме построения гистограммы для каждой карты описания таблицы автоматически осуществляется оценка среднего и среднеквадратического значений табулируемого СЧА.

23. МОДЕЛЬ ВЫЧИСЛИТЕЛЬНОЙ СИСТЕМЫ
С НЕСКОЛЬКИМИ АБОНЕНТСКИМИ ПУНКТАМИ

Рассмотрим систему, в которой ЭВМ обслуживает 6 абонентских пунктов (АП). Программа управления каналом связи опрашивает АП в соответствии со списком опроса. Если у опрашиваемого АП имеется сообщение для передачи, оно посылается в ЭВМ. После завершения передачи данных канал освобождается, и как только выходное сообщение от ЭВМ готово, оно сразу занимает канал связи для передачи, т.е. выходное сообщение (ответ ЭВМ) имеет приоритет перед входным (запрос пользователя). (С незначительными упрощениями этот пример заимствован из монографии Дж.Мартина Системный анализ передачи данных . Кн.2, М.:Мир).

Исходные данные:

1. Опрос циклический.
2. Время, затрачиваемое на опрос одного АП—100 мс.

3. Интервалы времени между опросами - 10 мс.
4. Передача информации ведется со скоростью - 300 симв/с.
5. Время обработки сообщения в ЭВМ - 500 мс.

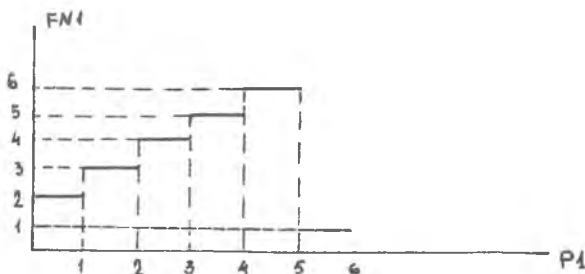
П р и м е ч а н и е. Механизм розыгрыша момента возникновения сообщения на АП и длины сообщения поясняются в программе.

Прежде всего определим вычислительные объекты языка: функции и переменные.

FN1 - функция, которая будет имитировать список опроса. Для описания этого опроса будет использоваться функция типа *D*, ее аргументом будет являться параметр *P1* при условии, что в него будет записываться номер опрашиваемого АП (рис. 9).

1 FUNCTION P1, D6
1,2/2,3/3,4/4,5/5,6/6,1

FN2 - функция, определяющая интервалы времени между возникновениями сообщения на АП.



Р и с. 9. Список опроса

Поскольку в задании конкретно не указаны закономерности возникновения сообщений на АП, предположим, что интервалы времени между возникающими сообщениями распределены экспоненциально (поток сообщений простейший [4]).

В этом случае можно использовать функцию, описанную в п. 8 -

2 FUNCTION RN1, C6
0,0/

с которой мы уже неоднократно встречались.

FN3 - функция, по которой разыгрывается номер АП, имеющего сообщение для передачи в ЭВМ.

Поскольку закономерности возникновения сообщений на АП для их последующей передачи в ЭВМ также не оговорены в исходных данных, предположим, что сообщение для передачи может с одинаковой вероятностью возникнуть на любом из 6 терминалов (АП).

При этом функция $FN3$ должна осуществить равновероятный выбор одного из 6 АП. Значит ее аргументом будет являться случайное число, а тип такой функции уже обсуждался выше при имитации системы информационного обмена с дисковой памятью (см.п.19).

3 FUNCTION RN2, C2

$0,1/1,7$

$FN4$ - функция, определяющая число символов во входном сообщении, возникающем на АП.

Допустим, что сообщение может содержать от 6 до 60 сотен символов. Функция, осуществляющая случайный выбор длины сообщения, определяется аналогично $FN3$ (при условии, что этот выбор равновероятный):

4 FUNCTION RN3, C2

$0,6/1,61$

$V1$ - переменная, определяющая время занятия канала связи для передачи сообщения в ЭВМ.

Эта переменная полностью определяется условиями задачи как частное от деления длины сообщения на скорость передачи информации по каналу:

1 VARIABLE $FN4 * 1000/3$.

Появление коэффициента 1000 в этой карте обусловлено тем, что в качестве единицы времени в модели целесообразно выбрать 1 мс.

Переменную, определяющую время занятия канала передачей ответного сообщения от ЭВМ к АП, и функцию, определяющую длину ответного сообщения ($V2$ и $FN5$), определим аналогично $V1$ и $FN4$.

Описание таблицы, определяющей гистограмму времени ответа ЭВМ на сообщение - запрос пользователя, поступающий с АП:

1 TABLE $M1, 0, 200, 40$

$M1$ - СЧА транзакта, определяющий время его жизни (см.п.13).

Программа имитации рассматриваемой системы состоит из 2-х взаимосвязанных фрагментов.

А. Модель передачи информации от АП в ЭВМ и обратно

<i>GENERATE</i>	<i>1, FN2</i>	Генерируется транзакт, имитирующий возникновение сообщения на АП
<i>ASSIGN</i>	<i>1, FN3</i>	В I-й параметр транзакта записывается номер АП, на котором появилось сообщение
<i>LINK</i>	<i>P1, FIFO</i>	Транзакт помещается в список пользователя, номер которого соответствует номеру АП, на котором появилось сообщение

Этот фрагмент программы связан с имитацией сообщений, возникающих на АП, и постановкой их в списки пользователя. Система заводит по одному списку на каждый АП.

Ниже следует фрагмент программы, описывающий процесс передачи входного сообщения, расчеты ЭВМ и передачу выходного сообщения.

<i>XMIT SEIZE</i>	<i>1</i>	Занять канал связи для передачи входного сообщения
<i>ADVANCE</i>	<i>V1</i>	Задержка на время передачи входного сообщения
<i>RELEASE</i>	<i>1</i>	Освобождение канала
<i>ADVANCE</i>	<i>5φφ</i>	Задержка на время обработки сообщения в ЭВМ
<i>PRIORITY</i>	<i>1</i>	Выходное сообщение имеет более высокий приоритет, чем входное
<i>SEIZE</i>	<i>1</i>	Занять канал связи для передачи выходного сообщения
<i>ADVANCE</i>	<i>V2</i>	Имитируем время передачи выходного сообщения
<i>RELEASE</i>	<i>1</i>	Освобождаем канал
<i>TABULATE</i>	<i>1</i>	Табулируем время ответа ЭВМ
<i>TERMINATE</i>	<i>1</i>	Уничтожаем транзакт

В. Моделирование процесса опроса АП

	<i>GENERATE</i>	<i>,, 1</i>	Генерируется один транзакт, имитирующий сигнал опроса
	<i>ASSIGN</i>	<i>1, K1</i>	Параметру транзакта PI присваивается номер I-го опрашиваемого АП
<i>POLL</i>	<i>ASSIGN</i>	<i>1, FN1</i>	Определяется номер опрашиваемого АП в соответствии со списком опроса. Он записывается в PI
	<i>SEIZE</i>	<i>1</i>	Занять канал связи на время опроса
	<i>ADVANCE</i>	<i>1φφ</i>	Комментарии к этим блокам даны ниже
	<i>TEST NE</i>	<i>CH*1, Kφ, REL</i>	
	<i>UNLINK</i>	<i>PI, XMIT</i>	
<i>REL</i>	<i>RELEASE</i>	<i>1</i>	Освобождение канала связи, опрос окончен
	<i>ADVANCE</i>	<i>1φ</i>	Задержка на время между опросами
	<i>TRANSFER</i>	<i>, POLL</i>	Повторение цикла опроса

Блок *TEST* проверяет, пуст ли список, соответствующий опрашиваемому АП. Если список пуст, управление передается блоку с меткой *REL* и продолжается процесс опроса. Если список не пуст, блок *UNLINK* выводит из этого списка сообщение для передачи в ЭВМ и передает управление блоку *XMIT*. Транзакт, вызвавший извлечение из списка сообщения, по-прежнему направляется к *REL* и продолжает цикл опроса. Таким образом, в модели опроса один единственный транзакт, порожденный блоком *GENERATE* и имитирующий сигнал опроса, циркулирует по "замкнутому кругу", определяемому списком опроса, занимая на своем пути канал связи (он имитируется устройством I) и задерживаясь на определенные условия опроса интервалы времени. *TRANSFER* всегда посылает этот транзакт к *POLL*, опрашивается новый АП в соответствии со списком опроса (*FN1*) и т.д. Конструкция блока *TEST*, встречающаяся на пути транзакта, позволяет ему либо обойти блок *UNLINK*, либо пройти через него. Первый случай имеет место, когда список пользователя, соответствующий опрашиваемому АП, пуст ($CH*1 = 0$); второй, — когда он не пуст ($CH*1 \neq 0$), т.е. когда у опрашиваемого АП есть сообщение для передачи в ЭВМ. В этом случае транзакт, имитирующий сигнал опроса, поступает в блок *UNLINK* и вызывает извлечение из списка пользователя транзакта, имитирующего сообщение, возникшее на АП. Последний направляется в *XMIT* (где имитируется передача сообщения по

каналу АП-ЭВМ и обратно), а первый, т.е. сигнал опроса направляется к *REL*, продолжая процесс опроса.

Налицо два процесса - "опрос" и "передача", причем каждый из них воплощается в самостоятельный фрагмент программы и имитируется движением "своего собственного" транзакта. Взаимодействие же этих процессов осуществляется через списки пользователя (процесс "передача" заполняет списки, а "опрос" - освобождает). Подобные соображения позволяют иногда утверждать, что в основе *GPSS* лежит схема процессов [5], а схема транзактов - лишь удобная для пользователя формализация понятия процесса.

24. ЛОГИЧЕСКИЕ ПЕРЕКЛЮЧАТЕЛИ

Одним из основных элементов языка, имитирующим состояние оборудования, являются логические переключатели. Логический переключатель может находиться в двух положениях "включен" или "выключен". Все переключатели перед началом выполнения программы устанавливаются в положение "выключен". Для управления логическим переключателем используется блок *LOGIC*. При поступлении транзакта в этот блок состояние логического переключателя, номер которого указан в поле А поля операндов, меняется в соответствии с мнемоникой, записанной в поле операции карты *LOGIC* (в 14-й колонке).

<i>LOGIC R</i>	1	- логический переключатель с номером 1 устанавливается в состояние "выключен"
<i>LOGIC S</i>	10	- логический переключатель с номером 10 устанавливается в состояние "включен"
<i>LOGIC I</i>	4	- логический переключатель с номером 4 меняет свое состояние (инвертируется)

Состояние логического переключателя может быть проверено транзактом в любой части модели. В зависимости от этого состояния транзакт может изменить путь своего дальнейшего продвижения в программе модели, изменить содержание своего параметра и т.п. Логические переключатели могут использоваться в модели для самых различных целей, этот тип элементов языка не имеет СЧА. Далее описывается фрагмент модели, использующий логические переключатели.

25. МОДЕЛЬ ИНФОРМАЦИОННОГО ОБМЕНА В ДВУХУРОВНЕВОЙ ПАМЯТИ

Рассмотрим систему, в которой используется набор из 10 программ пользователя. В определенные моменты времени система может потребовать выполнения любой из этих 10 программ. Однако в области ОЗУ, отведенной под программы пользователя, все 10 программ не могут быть размещены одновременно. Первоначально все программы записаны на магнитной ленте (МЛ), и при генерации системы часть их загружена в ОЗУ. Если в процессе работы системы потребуется программа, отсутствующая в ОЗУ, то она будет загружена с МЛ в область, занимаемую программой, количество обращений к которой в период всего функционирования системы оказывается минимальным. Условимся, что единицей информационного обмена МЛ \longleftrightarrow ОЗУ является программа, при этом загружаемая программа не может занять в ОЗУ большего объема памяти, чем затираемая. Допустим, что в начальный момент времени программы пользователя размещены следующим образом:

<i>PR1</i>	<i>PR2</i>	<i>PR3</i>	<i>PR4</i>	<i>PR5</i>	<i>PR6</i> ÷ <i>PR1</i> ϕ
<i>ОЗУ</i>	<i>ОЗУ</i>	<i>ОЗУ</i>	<i>ОЗУ</i>	<i>ОЗУ</i>	<i>МЛ</i>

Поставим в соответствие каждой программе логически переключатель, который будет находиться в состоянии "выключен", если соответствующая программа отсутствует в ОЗУ и "включен" – в противоположном случае.

Начальная загрузка программ в ОЗУ может быть описана, например, следующим образом:

```

GENERATE ... 1
LOGIC S    1
LOGIC S    2
LOGIC S    3
LOGIC S    4
LOGIC S    5
TERMINATE 1
    
```

(Эти же действия выполняет одна из карт инициализации *INITIAL* :

INITIAL LS1-LS5

см. п. 30)

В процессе имитации в какой-то части модели должен быть сгенерирован транзакт, имитирующий обращение к той или иной программе пользователя. Поскольку механизм возникновения такого обращения нами никак не описан, не будем приводить описания программы, связанной с генерацией такого транзакта-обращения. Но предположим, что в первом параметре этого транзакта записан номер программы, к которой происходит обращение в исследуемой системе. Подобный транзакт должен быть направлен в программе модели к фрагменту, описывающему загрузку МЛ → ОЗУ. Этот фрагмент может быть описан на *GPSS*, например, следующим образом:

Транзакт- -обращение (в PI-номер требуемой программы)	:	<i>SAVEVALUE *1+, 1</i>	Счетчик обращений к программе: $X*1 := X*1 + 1$
		<i>GATE LS *1, BGN1</i>	Проверка состояния ключа: если ВКЛ, перейти к след. блоку, если ВыКЛ, перейти к <i>BGN I</i>
		<i>ADVANCE FN1</i>	Задержка на время отработки программы
		<i>TRANSFER, OUT</i>	Выход из алгоритма
<i>BGN1</i>		$\left\{ \begin{array}{l} \text{Найти среди ячеек } X1 \div X10, \text{ для} \\ \text{которых ключи } L1 \div L10 \text{ включены,} \\ \text{ячейку с минимальным содержанием} \\ \text{и записать ее номер в параметр} \\ \text{PI0} \end{array} \right\}$	
<i>BGN2</i>		<i>LOGIC R *10</i>	Перевести ключ, соответствующий загружаемой программе, в состояние ВыКЛ
		<i>LOGIC S *1</i>	Перевести ключ, соответствующий загружаемой программе, в состояние ВКЛ
		<i>ADVANCE FN2</i>	Задержка на время загрузки программы в ОЗУ
		<i>ADVANCE FN1</i>	Задержка на время отработки программы

GATE разветвляет дальнейший путь транзакта в зависимости от состояния переключателя, номер которого соответствует номеру программы, к которой происходит обращение, и записан в параметре I

транзакта, имитирующего обращение. Если переключатель выключен (*LR*), транзакт поступает на фрагмент *BGN1*, если включен - на блок *ADVANCE FN1*. Функция *FN1* описывает время отработки программы, а *FN2* - время загрузки программы с МЛ в ОЗУ (подробно *FN2*, как и *FN1*, мы здесь не описываем). Далее блок *LOGIC S* включает соответствующий переключатель (свидетельствуя, что требуемая программа загружена в ОЗУ), а *LOGIC R* (с меткой *BGN2*) имитирует затирание соответствующей программы в ОЗУ. Ниже подробно расписывается фрагмент *BGN1*, определяющий номер затираемой программы в ОЗУ.

<i>BGN1</i>	<i>ASSIGN</i>	2, ϕ	$P2 := \phi$
	<i>ASSIGN</i>	3, 11	$P3 := 11$
	<i>ASSIGN</i>	4, 16	$P4 := 16$
	<i>ASSIGN</i>	5, 1 ϕ	$P5 := 1 \phi$
<i>BGN\phi1</i>	<i>ASSIGN</i>	2+, 1	$P2 := P2 + 1$
	<i>GATE LS</i>	*2, <i>BGN\phi2</i>	
	<i>SAVEVALUE</i>	*3, X*2	В ячейку с номером P3 переписывается содержимое ячейки с номером P2
	<i>ASSIGN</i>	3+, 1	$P3 := P3 + 1$
	<i>SAVEVALUE</i>	*4, *2	В ячейку с номером P4 записывается P2
	<i>ASSIGN</i>	4+, 1	$P4 := P4 + 1$
<i>BGN\phi2</i>	<i>LOOP</i>	5, <i>BGN\phi1</i>	Повторить фрагмент <i>BGN\phi1</i> ÷ <i>BGN\phi2</i> (P5-1) раз (т.е. 9 раз)
	<i>SELECTMIN</i>	2 ϕ , 11, 15, X	Среди ячеек X11 ÷ X15 находится ячейка с минимальным содержанием, и ее номер записывается в P2 ϕ
	<i>ASSIGN</i>	2 ϕ +, 5	$P2 \phi := P2 \phi + 5$
	<i>ASSIGN</i>	1 ϕ , X*2 ϕ	$P1 \phi := X * 2 \phi$.

Конструкция *SELECTMIN* идентифицирует среди ячеек X11 ÷ X15 ячейку с минимальным содержанием, блок *LOOP*, организующий цикл, подробнее описывается в п. 28.

На рис. 10 для иллюстрации работы фрагмента *BGN1* приведено одно из возможных состояний поля атрибутов, имитирующих обмен МЛ ↔ ОЗУ. Приведенные на рисунке значения параметров P20, P10 соответствуют отработке трех последних блоков фрагмента *BGN\phi2*.

$L1 \div L10$

ВКЛ	ВЫК	ВКЛ	ВЫК	ВЫК	ВКЛ	ВКЛ	ВЫК	ВЫК	ВКЛ
1	2	3	4	5	6	7	8	9	10

$X1 \div X10$

10	5	4	3	2	2	17	11	8	14
1	2	3	4	5	6	7	8	9	10

$X11 \div X15$

10	4	2	17	14
11	12	13	14	15

 $P20 = 13$

$P20 = 18$

$X16 \div X20$

1	3	6	7	10
16	17	18	19	20

 $P10 = 6$

Р и с. 10. Массивы $L1 \div L10$, $X1 \div X20$, имитирующие состояние информационного обмена ИЛ — ОЗУ

Выше при описании блока *GATE* (см. п.14) мы оперировали только с двоичными состояниями устройств и памяти. Этот пример иллюстрирует возможность использования в блоке *GATE* двоичных состояний ключей

LS — переключатель включен;

LR — переключатель выключен.

Механизм работы блока *GATE* при этом остается прежним.

26. ПРЕРЫВАНИЯ

При имитации вычислительных процессов реального времени, систем с разделением времени, мультипрограммных систем и т.д. нередко приходится воспроизводить в модели механизм работы системы прерываний. В *GPSS* существуют специальные конструкции для реализации механизмов прерываний. Процесс прерываний обслуживается двумя блоками: *PREEMPT* и *RETURN*, в поле *A* которых указывается номер (имя) устройства, на котором прерывается обслуживание. Например, рассмотрим конструкции

PREEMPT CPU

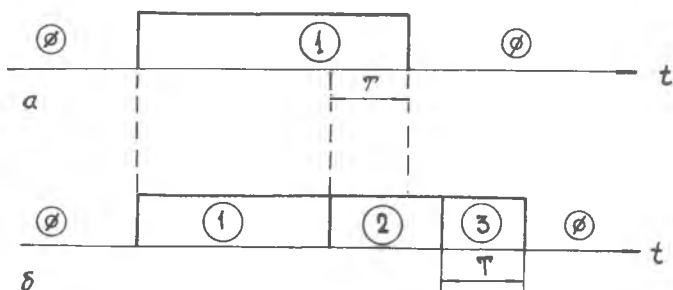
ADVANCE 10

RETURN CPU

В этом фрагменте транзакт, поступающий на блок *PREEMPT*, занимает устройство *CPU* (если оно было свободно в момент поступления транзакта), удерживает *CPU* в течение IO единиц времени и освобождает устройство, т.е. в случае, если устройство было свободно, приведенный фрагмент аналогичен по своим действиям следующему:

SEIZE CPU
ADVANCE 1φ
RELEASE CPU

Если в момент поступления транзакта на блок *PREEMPT* устройство *CPU* оказалось занятым (обслуживанием другого транзакта), происходит прерывание обслуживания. По истечении IO единиц системного времени это прерывание снимается конструкцией *RETURN*, а на устройстве *CPU* возобновляется прерванное обслуживание. Ситуация иллюстрируется диаграммой рис. II.



Р и с. II. Прерывание обслуживания:

а) обслуживание без прерывания:

\emptyset - *CPU* свободно,

1 - *CPU* занято;

б) обслуживание с прерыванием:

2 - обслуживание прервано,

3 - прерывание снято, обслуживание продолжено

Таким образом, использование блоков *PREEMPT* и *RETURN* позволяет прерывать обслуживание транзакта любым другим транзактом (сам свое собственное обслуживание транзакт прервать, естественно,

не может). Работа механизма прерываний иллюстрируется примером п. 29).

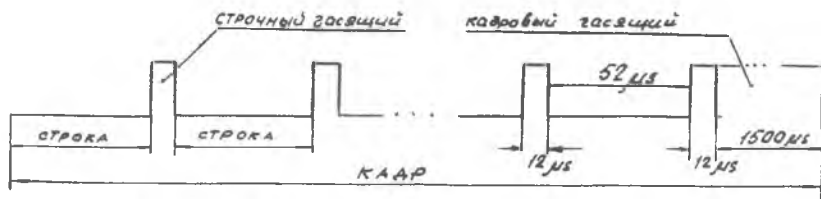
27. КОПИИ ТРАНЗАКТОВ

Каждый транзакт при прохождении через модель системы может породить своего двойника - копии (или несколько копий). Осуществляется это при попадании транзакта в блок *SPLIT*. В поле А этого блока указывается количество копий, которые необходимо создать, а в поле В - метка (номер) блока, к которому они направляются. Основной транзакт при этом направляется к следующему за *SPLIT* блоку. Копии в системе обладают "всеми правами" транзактов: они могут занимать устройства, памяти, задерживаться, уничтожаться и т.д. Копирование позволяет разветвлять процесс "путешествия транзакта" на два и более подобных процесса, что весьма удобно при имитации параллельных механизмов работы сложных систем.

28. ЦИКЛЫ

Для организации циклов в программе на *GPSS* служит блок *LOOP*. В поле А этого блока указывается номер параметра, который выполняет функцию счетчика циклов: каждый раз при поступлении транзакта в блок *LOOP* из этого параметра вычитается 1 и разность вновь записывается в данный параметр. Как только эта разность станет равна 0, транзакт направится в блок, следующий за *LOOP*. При разности большей нуля транзакт направляется к блоку, имя (или номер) которого указаны в поле В блока *LOOP*.

Например, в следующем фрагменте с использованием блока *LOOP* описывается временной алгоритм синхрогенератора телевизионной развертки на интервале 10 кадров. Временная диаграмма развертки изображена на рис. 12 (в кадре 287 строк).



Р и с. 12. Временная диаграмма развертки

	<i>GENERATE</i>	” 1
	<i>ASSIGN</i>	1,1φ
<i>KDR</i>	<i>ASSIGN</i>	2,287
<i>STR</i>	<i>ADVANCE</i>	52
	<i>ADVANCE</i>	12
	<i>LOOP</i>	2,STR
	<i>ADVANCE</i>	15φφ
	<i>LOOP</i>	1,KDR
	<i>TERMINATE</i>	1

29. СИСТЕМНОЕ ВРЕМЯ

Выше уже отмечалось, что системный числовой атрибут C_1 , определяющий текущее значение системного времени, доступен пользователю в любой точке его программы. Кроме того, каждый транзакт при генерации всегда снабжается отметкой времени ("датой рождения"):

$\langle \text{дата рождения} \rangle := C_1$.

Время пребывания транзакта в модели (атрибут M_1) отсчитывается от момента его рождения:

$M_1 := C_1 - \langle \text{дата рождения} \rangle$

"Дату рождения" транзакта, зафиксированную блоком *GENERATE*, можно изменить в любом месте программы, используя для этого блок *MARK* (с пустым полем A). Транзакт, попадающий в блок *MARK*, меняет "дату рождения" ("молодеет") на величину M_1 . В поле A блока *MARK* можно указать номер параметра транзакта, при этом транзакт сохранит свою "дату рождения", но в указанном параметре запишется текущее значение системного времени - C_1 :

MARK 1φ эквивалентно *PID* := C_1 .

Создав таким образом отметку времени, в дальнейшем можно ее использовать для измерения времени прохождения транзактом отдельных участков программы, обращаясь к его СЧА MP_n (в этом примере MP_{10}).

Н а п р и м е р

```

. . . . .
MARK
. . . . .
TEST E M1, K1φ, BGN

```


В этом фрагменте $M1$ - время, отсчитываемое от момента попадания транзакта в блок $MARK$.

Еще пример:

```
.....  
MARK .....  
MARK ..... 1φ.  
TEST E C1, K5φ, BG N1  
SR1 TEST GE M1, MP1φ, BG N2
```

Первый блок $TEST$ здесь проверяет условие, связанное с текущим значением системного времени ($C1 = 50?$). Второй блок $TEST$ сравнивает $M1$ (время от попадания транзакта в блок $MARK$ до попадания его в блок $SR1$) с $MP10$ (временем от попадания транзакта в блок $MARK$ $1φ$ до попадания его в блок $SR1$).

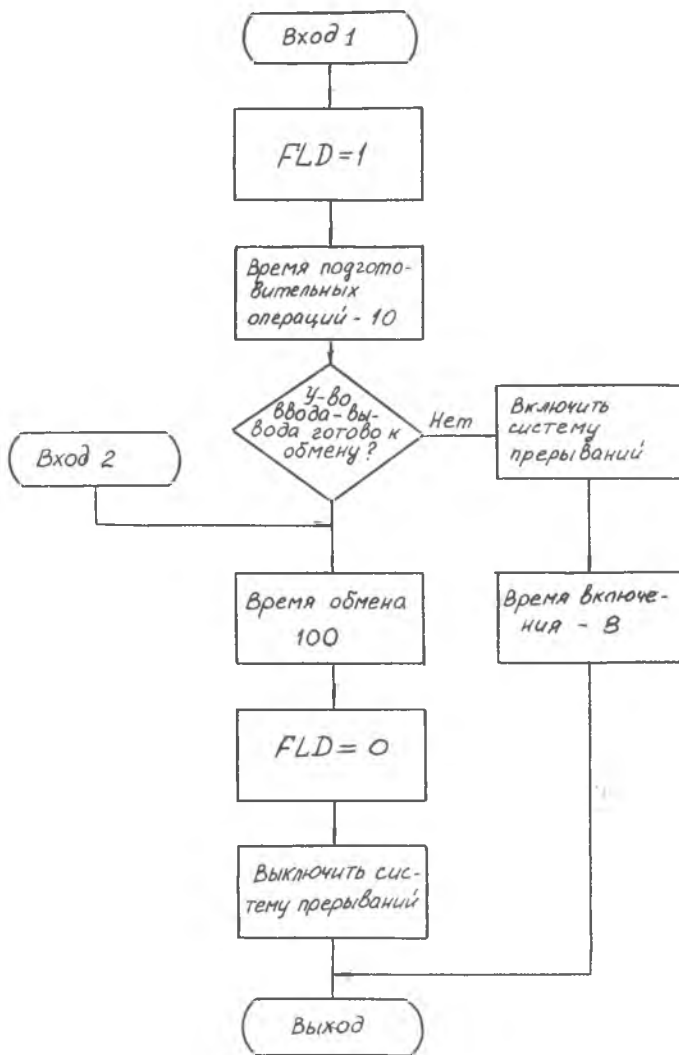
Использование СЧА $M1, MP_h(MP*h), C1$ позволяет определять сложные логические условия, основанные на временных соотношениях в моделируемой системе.

30. МОДЕЛЬ ИНФОРМАЦИОННОГО ОБМЕНА, ИСПОЛЬЗУЮЩЕГО ДРАЙВЕР УСТРОЙСТВА ВВОДА-ВЫВОДА

Программный обмен информацией с внешними устройствами в управляющих системах происходит с использованием специальных программ-драйверов ввода-вывода. Ниже рассматривается упрощенная модель такого обмена. На рис. 13 приведена структурная схема программы драйвера. Здесь FLD - флаг занятости драйвера (1 - занят, 0 - свободен). Вход 1 - программный, вход 2 - вход по прерыванию. Процессор управляющей машины, выполняя расчеты по программам, инициирует запросы к драйверу на ввод-вывод информации, причем "войти" в программу драйвера можно только в случае, если он свободен ($FLD = 0$). В противном случае, инициировав запрос, процессор циклически повторяет его, дожидаясь освобождения драйвера.

Программа драйвера проверяет состояние устройства ввода-вывода. Если оно оказывается не готовым к обмену, включается система прерываний, и управление из драйвера передается в вызывающую программу для продолжения расчетов. При включенной системе прерываний устройство ввода-вывода информации в момент готовности прервет выполнение расчетов процессором, передав управление на вход 2 драйвера.

Ниже приведено описание на $CPSS$ структуры драйвера, изображенной на рис. 13.



Р и с. 13. Упрощенная структура программы драйвера

	<i>LOGIC</i>	<i>S</i>	<i>1</i>
	<i>ADVANCE</i>		<i>1φ</i>
	<i>GATE</i>	<i>LS</i>	<i>2, SPR</i>
<i>ENT</i>	<i>ADVANCE</i>		<i>1φφ</i>
	<i>LOGIC</i>	<i>R</i>	<i>1</i>
	<i>LOGIC</i>	<i>R</i>	<i>3</i>
	<i>TRANSFER</i>		<i>, END1</i>
<i>SPR</i>	<i>LOGIC</i>	<i>S</i>	<i>3</i>
	<i>ADVANCE</i>		<i>8</i>
<i>END1</i>	<i>TRANSFER</i>		<i>, BGN</i>

Ключ 1 имитирует флаг занятости драйвера.

Ключ 2 - готовность устройства ввода-вывода.

Ключ 3 - включение (выключение) системы прерываний.

BGN - метка фрагмента программы, имитирующего обращения к драйверу. Если условиться, что время между моментом выхода из драйвера и следующим обращением к нему распределено равномерно в диапазоне 50-80 единиц, имитация потока запросов к драйверу может быть осуществлена следующим описанием:

	<i>GENERATE</i>	<i>,,, 1</i>
	<i>SEIZE</i>	<i>CPU</i>
<i>BGN</i>	<i>ADVANCE</i>	<i>65,15</i>
	<i>GATE LR</i>	<i>1</i>

В программе этот фрагмент должен размещаться перед предыдущим.

Готовность устройства ввода-вывода к обмену может определяться целым рядом дополнительных факторов (в первую очередь все зависит от того, какое это устройство). Учитывая иллюстративный характер примера, мы не будем конкретизировать тип подобного устройства, описав его функционирование вероятностной моделью. Условимся, что от момента завершения обмена (т.е. момента освобождения драйвера) до момента готовности устройства ввода-вывода к следующему обмену проходит некоторое случайное время, равномерно распределенное в диапазоне [60, 90].

При этом условии управлять процессом готовности устройства ввода-вывода можно, вводя в описание драйвера дополнительную конструкцию, использующую блок *SPLIT*:

* Имитация процесса программного счета			
	<i>GENERATE</i>		„, 1
	<i>ASSIGN</i>		1, К1
	<i>SEIZE</i>		<i>CPU</i>
<i>BGN</i>	<i>ADVANCE</i>		65,15
	<i>GATE LR</i>		1
<hr/>			
	<i>LOGIC S</i>		1
	<i>ADVANCE</i>		1φ
	<i>GATE LS</i>		2, <i>SPR</i>
	<i>LOGIC R</i>		2
<i>ENT</i>	<i>ADVANCE</i>		1φφ
	<i>LOGIC R</i>		1
	<i>LOGIC R</i>		3
	<i>TEST NE</i>		<i>P1, Кφ, BGN1</i>
	<i>SPLIT</i>		1, <i>UBB</i>
	<i>TRANSFER</i>		, <i>END1</i>
<i>SPR</i>	<i>LOGIC S</i>		3
	<i>ADVANCE</i>		8
<i>END1</i>	<i>TRANSFER</i>		, <i>BGN</i>
<hr/>			
<i>UBB</i>	<i>ADVANCE</i>		75,15
	<i>LOGIC S</i>		2
	<i>TERMINATE</i>		1

Имитация запросов к драйверу

Модель драйвера:

Перевод устройства ввода-вывода в состояние "не готово"

Создание копии для инициализации готовности устройства ввода-вывода

Инициализация готовности устройства ввода-вывода

Уничтожение копии

Приведенное описание не учитывает пока возможности прерывания программы. Описать механизм прерываний можно следующим фрагментом:

* Имитация системы прерываний			
	<i>GENERATE</i>		„, 1
	<i>ASSIGN</i>		1, Кφ
<i>BGN2</i>	<i>GATE LS</i>		3
	<i>GATE LS</i>		2
	<i>PREEMPT</i>		<i>CPU</i>
	<i>TRANSFER</i>		, <i>ENT</i>
<i>BGN1</i>	<i>RETURN</i>		<i>CPU</i>
	<i>TRANSFER</i>		, <i>BGN2</i>

В целом описание модели состоит из двух рассмотренных секций: в каждой из них генерируется по одному транзакту и связь между секциями устанавливается только через элементы, имитирующие оборудование: логические ключи № 1, 2, 3 и устройство CPU. Первая секция связана с занятием устройства CPU обычным счетом по программе, при этом не делается различий, по какой именно программе (драйвер или программа пользователя, инициирующая запросы к нему, - процессор (CPU) всегда занят), поэтому в первой секции нет блока *RELEASE*.

Вторая секция связана с прерыванием программного счета, имитируемого в первой секции (прерыванием обслуживания на устройстве СРМ). При формировании задания на моделирование безразлично, в какой последовательности эти секции будут размещены в общей программе. Транзакт "путешествующий" по программе первой секции, содержит в *P1* единицу, по второй - ноль, блок *TEST* синхронизирует их взаимодействие. Фактически в основном вся логика работы такой модели определяется управлением тремя ключами 1, 2, 3, их включением и выключением, поскольку именно их состояние определяет временные задержки на пути прохождения транзакта. При необходимости легко собрать статистику об этих задержках, размещая в соответствующих местах программы модели карты *QUEUE* и *DEPART* или используя блок *MARK*. (Перед началом имитации устройство ввода-вывода должно находиться в состоянии "готово", т.е. ключ № 2 должен быть включен).

При имитации на *GPSS* систем программного обеспечения широко используется режим "подпрограмма" (*SBR*) блока *TRANSFER*. Для этого режима в поле *A* блока *TRANSFER* пишется мнемокод *SBR*, в поле *B* указывается блок, к которому пытается перейти транзакт, значение поля *C* интерпретируется как номер параметра сообщения, в этом параметре системой *GPSS* автоматически записывается номер блока *TRANSFER*. Например, для конструкции *TRANSFER SBR, NEXT, 10* транзакт, попавший в *TRANSFER* будет направлен к блоку с меткой *NEXT*, а в *P10* запишется номер блока *TRANSFER*.

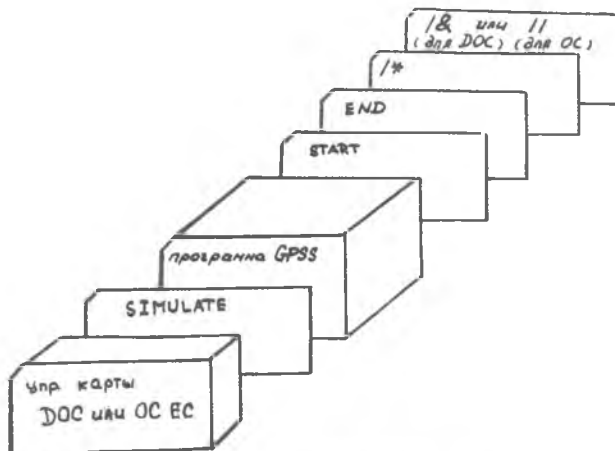
Для организации возврата из подпрограммы используется режим "параметр" (*P*) блока *TRANSFER*. При этом значение аргумента поля *B* интерпретируется *GPSS* как номер параметра вшедшего в *TRANSFER* транзакта. Для определения следующего для этого транзакта блока значение этого параметра складывается с содержимым поля *C*, получаемая сумма определит номер блока, к которому будет пытаться перейти транзакт, "возвращающийся из подпрограммы":

*	*	основная программа
	
		TRANSFER SBR, NEXT, 1φ
		ADVANCE
	
*	*	подпрограмма
	
NEXT		TRANSFER P, 1φ, 1 конец подпрограммы

В этом примере транзакт, направленный *TRANSFER SBR* в подпрограмму *NEXT*, после отработки модели подпрограммы будет возвращен конструкцией *TRANSFER P* в блок *ADVANCE*. Рассмотренный пример модели драйвера легко модифицируется с использованием этих конструкций *GPSS*.

31. УПРАВЛЯЮЩИЕ КАРТЫ И ИНИЦИАЛИЗАЦИЯ МОДЕЛИ

На рис. 14 приведена структура набора перфокарт, содержащего задание на моделирование системы с использованием *GPSS*.



Р и с. 14. Задание на моделирование

Наборы управляющих карт ДОС и ОС ЕС приведены в прил.. Без карты *SIMULATE* моделирование не производится, осуществляется лишь трансляция программы *CPSS*. Карта *START* иницирует начало моделирования, в поле А этой карты обязательно должно быть указано целое число (счетчик прогонов), определяющее длительность имитации. Карта *START* взаимодействует в модели с блоками *TERMINATE* у которых не пусты поля А. При каждом поступлении транзакта (или копии) в такой блок из счетчика прогонов карты *START* вычитается содержимое поля А карты *TERMINATE*. В программе может быть несколько блоков *TERMINATE* (как с пустыми, так и с непустыми полями А). Если во всех этих блоках поле А пусто, процесс моделирования будет продолжаться неограниченно долго, до снятия программы оператором.

Для организации работы модели на определенном интервале системного времени (например, от 0 до 1000 единиц времени) можно оформить отдельный фрагмент программы, завершающий моделирование по истечении заданного времени:

```

GENERATE  „1000,1 }
TERMINATE 1         }   имитатор интервала времени
START     1         }   моделирования

```

Подобный имитатор интервала времени взаимодействует только с картой *START* и может быть никак не связан с содержательной стороной остальных фрагментов модели. Организовать завершение моделирования с использованием блоков *GENERATE*, *TERMINATE* и карты *START* можно самыми разнообразными способами, хотя формально окончание моделирования всегда определяется только одним условием - обнулением счетчика прогонов.

END - последняя карта задания;
 /* и /& - обычные управляющие карты операционной системы
 (/& - „конец задания“ для ДОС ЕС заменяется в ОС ЕС картой //),
SIMULATE, *START*. *END* пишутся в поле операций бланка, начинающая с 8 колонки, без пробелов.

В начале процесса имитации пользователя *CPSS* может потребоваться присвоить некоторые начальные значения ячейкам *SAVEVALUE* и включить определенные ключи. Делается это путем введения в задание карты *INITIAL*. Например, *INITIAL X10, K11* - присвоить десятой ячейке *SAVEVALUE* значение 11.

Или *INITIAL X5-X7, K2φ/X1φ, K1* - присвоить ячейкам 5-7 значение 20, ячейке 10 - значение 1.

Включение ключей: *INITIAL L51-L57* - включить ключи 1-7.

Напомним, что первоначально перед инициализацией модели все ключи, используемые в программе, считаются выключенными, содержимое используемых ячеек *SAVEVALUE* - нулевое.

Вычислительные элементы языка (карты описания и задания функций, карты описания переменных, карты инициализации ячеек *SAVEVALUE*) обычно размещаются перед описанием алгоритма функционирования системы (перед блоком *GENERATE*). Все остальные элементы языка (устройства, памяти, списки и т.д.) не требуют отдельного описания и инициализации, - такое описание заводится системой *GPSS* при просмотре программы пользователя. Перед началом имитации все устройства не заняты, памяти и списки - пусты.

При необходимости осуществления нескольких циклов моделирования с различными начальными значениями параметров пользователю *GPSS* следует ввести в программу карты *RESET*, разместив их, например, таким образом:

```
INITIAL      X1, K1φ  
START       1φφ  
RESET  
INITIAL      X1, K5φ  
START       3φφ  
RESET  
INITIAL      X1, K1φφ  
START       3φφ  
END
```

Действие этой карты сводится к обнулению системного времени и обращению всех накопленных статистик в 0, сохраняя при этом текущее состояние и значения устройств, накопителей, очередей, ячеек, датчиков случайных чисел. Таким образом, в приведенном выше фрагменте будет выполнено 3 цикла моделирования для $X1=10$, 50 и 100.

Аналогично используются и карты *CLEAR*, но в отличие от *RESET* она приводит к исходному состоянию всю модель в целом (кроме датчиков *RN1÷RN8*).

В *GPSS* имеется целый ряд других управляющих карт, которые здесь не рассматриваются.

32. СООБЩЕНИЯ СИСТЕМЫ *GPSS*

Все сообщения системы делятся на две основные группы: информация о выявленных ошибках и статистическая информация, полученная в процессе моделирования.

Ошибки, фиксируемые системой *GPSS*, разделяются на следующие группы:

ошибки, выявляемые Ассемблером *GPSS* на фазе просмотра программы пользователя;

ошибки, обнаруживаемые программой ввода;

ошибки выполнения;

ошибки, обнаруживаемые программами вывода;

предупреждающие сообщения при выполнении.

Информация, выводимая системой на фазе просмотра программы, располагается в распечатке сразу после блока, в котором найдена ошибка. Например,

```
LOGIC R 1  
ERROR NUMBER (S) 2 .
```

Здесь зафиксирована ошибка номер 2 - неправильно заполнено поле операции (*LOGIC* вместо *LOGIC*). При этом система не приступает к выполнению программы, пока все ошибки подобного рода (ошибки в синтаксисе) не будут устранены. Полный перечень ошибок содержится в работах [2], [7]. Аналогично идентифицируются ошибки, обнаруженные программой ввода. В сообщении *ERROR NUMBER (S) W, X, Y, Z* следующим за картой, содержащей ошибку, *W, X, Y, Z* - номера ошибок. По этим номерам, пользуясь полным перечнем ошибок, легко установить их смысловое содержание (в некоторых случаях номер ошибки не указывается, а просто печатается сообщение: *ERROR IN ABOVE CARD* - ошибка в предыдущей карте).

По окончании просмотра программы печатается алфавитный список имен блоков, а также других объектов (функции, переменные), используемых в программе. Каждому символическому имени присваивается номер, после чего повторяется распечатка текста программы, но

уже без символической адресации:

<i>BLOCK</i>	<i>NUMBER</i>	<i>SYMBOL</i>	<i>REFERENCES BY CARD NUMBER</i>	
	2	ASG	30	
	74	BGN 1	113	116
	83	BGN 11	111	
	12	DR W00	28	
	49	DR W01	99	

FACILITY SYMBOLS AND CORRESPONDING NUMBERS

2	CPU
---	-----

FUNCTION SYMBOLS AND CORRESPONDING NUMBERS

3	OTL 1
4	OTL 2
5	OTL 3
6	OTL 4

Ошибки, обнаруженные системой на фазе выполнения в распечатке программы, кроме указания номера ошибки, снабжаются дополнительной информацией:

номер транзакта, обрабатываемого симулятором в данный момент времени;

номер блока, из которого он выходит;

номер блока, в который входит этот транзакт;

текущее системное время;

значение счетчика, определяющего момент окончания моделирования:

ERROR NO 611

TRANS 1 FROM 6 TO 9 CLOCK 1 TERMINATIONS TO GO 10

После фиксации такой ошибки процесс моделирования может продолжаться. Предупреждающее сообщение о возможной ошибке никогда не вызывает прекращения машинного моделирования.

После окончания моделирования системой выдается статистическая информация по всем блокам, устройствам, памятям, очередям, таблицам и т.п., используемым в программе. Мы рассмотрим только стандартный (обычный) вывод информации об объектах языка.

Б л о к и. Для каждого блока программы пользователя указываются значения его двух СЧА: количество транзактов, находящихся в этом блоке, и общее количество транзактов, прошедших через блок за время моделирования:

<i>BLOCK</i>	<i>CURRENT</i>	<i>TOTAL</i>
1	0	294
2	0	293
3	1	293

У с т р о й с т в а. Ниже приведен пример распечатки информации об устройстве

<i>FACILITY</i>	<i>AVERAGE UTILIZATION</i>	<i>NUMBER ENTRIES</i>	<i>AVERAGE TIME/TRANS</i>	<i>SEIZING TRANS</i>	<i>PREEMPTING TRANS NO</i>
2	143	9	58,11	81	7
10	204	8	1549,6	5	1

В первом столбце указан номер устройства, используемого в программе пользователя, во втором - коэффициент использования устройства, в третьем - количество занятых устройств, в четвертом - среднее время использования устройства одним сообщением, в пятом - номер транзакта занимающего устройства (после обработки модели) и, наконец, в шестом - номер транзакта, вызвавшего прерывание на этом устройстве (после обработки модели). Коэффициент использования устройства определяется отношением времени его занятости к общему времени моделирования.

О ч е р е д и

<i>QUEUE</i>	<i>MAXIMUM CONTENTS</i>	<i>AVERAGE CONTENTS</i>	<i>TOTAL ENTRIES</i>	<i>ZERO ENT</i>	<i>PERCENT ZEROES</i>	<i>AVERAGE T/TRANS</i>	<i>AVERAGE Q/TABLE T/TRANS</i>	<i>CURRENT NUM. CON.</i>
10	72	41,5	10	6	60,0	90,3	100,7	

- 1 столбец - номер очереди;
- 2 - максимальная длина очереди;
- 3 - средняя длина очереди;
- 4 - общее число входов в очередь;
- 5 - число входов с нулевым временем ожидания;
- 6 - процент входов с нулевым временем ожидания;
- 7 - среднее время пребывания в очереди;
- 8 - среднее время пребывания в очереди (без учета входов с нулевым временем ожидания);

- 9 - в излагаемом варианте не используется;
 10 - текущая длина очереди.

Памяти

	STORAGE CAPACITY	AVERAGE CONTENTS	AVERAGE UTILIZAT	ENTRIES	AVERAGE CURRENT T/TRANS	MAXIMUM CONTENTS	CONTENT
1φ	1φφφ	555.2	0.5552	3φφφ	478.9	634	908

- 1 столбец - номер (имя) памяти;
 2 - объем памяти;
 3 - среднее содержимое;
 4 - коэффициент использования;
 5 - число входов в память;
 6 - среднее время пребывания сообщения в памяти;
 7 - текущее содержимое памяти;
 8 - максимальное содержимое памяти.

Т а б л и ц ы. Ниже приведен пример распечатки таблицы, заимствованный нами из работы [2] (табл. 2).

В верхней строке указано:

- количество входов в таблицу (блок *TABULATE*);
- среднее значение аргумента таблицы (табулируемого параметра);
- среднее квадратичное отклонение аргумента;
- общая сумма табулируемых значений аргумента.

(Сообщение *NON WEIGHTED* свидетельствует о табулировании в режиме "без взвешивания").

На каждый частотный интервал таблицы в распечатке выделяется одна строка. В первом столбце такой строки указывается верхняя граница данного частотного интервала. И далее:

- 2 столбец - число попаданий аргумента (табулируемой величины) внутрь данного частотного интервала;
- 3 столбец - относительная частота (число попаданий, отнесенное к общему числу входов в таблицу);
- 4 столбец - накопленная относительная частота (суммарное число значений аргумента, меньших верхней границы данного частотного интервала, в процентах от общего числа входов в таблицу). Фактически, накоп-

TABLE 2

ENTRIES IN TABLE		MEAN ARGUMENT	STANDARD DEVIATION SUM OF ARGUMENTS			
UPPER LIMIT	OBSERVER FREQUENCY	59.156 PER CENT OF TOTAL	13.847 CUMULATIVE PERCENTAGE	13.847 CUMULATIVE REMAINDER	135.000 MULTIPL OF MEAN	NON WEIGHTED DEVIATION FROM MEAN
10	0	.00	.0	100.0	.169	-3.550
20	0	.00	.0	100.0	.338	-2.828
30	0	.00	.0	100.0	.507	-2.106
40	1	16.66	16.6	83.3	.678	-1.384
50	0	.00	16.6	83.3	.845	-.661
60	1	16.66	33.3	66.6	1.014	.060
70	4	66.66	100.0	.0	1.183	.782

REMAINING FREQUENCIES ARE ALL ZERO

ленная относительная частота является гистограммой интегральной функции распределения вероятностей, выраженной в процентах;

- 5 столбец – дополненная накопленная относительная частота (в процентах). Сумма содержимого 4 и 5 столбцов в каждой строке равна 100%;
- 6 столбец – верхняя граница данного частотного интервала, выраженная в единицах среднего значения аргумента (отношение содержимого I-го столбца данной строки к среднему);
- 7 столбец – отклонение верхней границы каждого частотного интервала от среднего значения аргумента в единицах среднего квадратичного значения ($\frac{\text{содержимое I-го столбца} - \text{ср. значение}}{\text{среднеквадратичное отклонение}}$)

Содержимое 6 и 7 столбцов позволяет исследователю сопоставить полученное путем моделирования распределение вероятностей аргумента таблицы соответственно с распределениями Эрланга и нормальным [4].

Последняя строка табл. 2 свидетельствует о том, что в последний частотный интервал (в этом примере его нижняя граница равна 70) не попало ни одного значения аргумента. Если такие попадания при табулировании имели место, после распечатки основной информации о частотных интервалах печатается сообщение *AVERAGE VALUE OF OVERFLOW*, после которого указывается среднее значение аргумента таблицы в последнем частотном (или классовом [4]) интервале. Это среднее определяется как частность:

$$\frac{\text{сумма значений аргумента в последнем интервале}}{\text{число попаданий в последний интервал}}$$

Я ч е й к и *SAVE VALUE*

Стандартный вывод результатов моделирования предусматривает распечатку содержимого всех ячеек *SAVE VALUE*, используемых в программе пользователя, содержимое которых отлично от нуля:

<i>CONTENTS OF FULLWORD</i>			<i>SAVEVALUES</i>		
<i>(NONZERO)</i>					
<i>SAVE, LOC</i>	<i>VALUE</i>	<i>LOC</i>	<i>VALUE</i>	<i>LOC</i>	<i>VALUE</i>
1	1	26	10	35	60401
101	73	539	6		

В столбцах *SAVE*, *LOC* и *LOC* указаны номера ячеек, в столбцах *VALUE* — содержимое соответствующих ячеек.

33. ВНУТРЕННЯЯ ОРГАНИЗАЦИЯ *CPSS*

Система *CPSS* в целом как программный продукт состоит из 11 отдельных модулей: 2 модуля Ассемблера (первый и второй проходы), 3 модуля ввода, 4 модуля симулятора (управление, выполнение, перераспределение памяти, модификация) и 2 модуля вывода. Из перечисленных модулей только модуль управления (собственно симулятор) находится постоянно в *ОЗУ* и осуществляет процесс имитации.

Динамика функционирования симулятора основана фактически на схеме событий [5], при этом событием считается любое изменение состояния моделируемой системы. Основной функцией симулятора является поддержание правильного хода часов системного времени и выяснение возможностей продвижения транзактов в программе модели. Симулятор оперирует с рядом информационных структур, основными из которых являются списки: список будущих событий (*FEC*), список текущих событий (*CEC*), список прерываний, список задержанных транзактов и другие.

Внутренняя работа симулятора может быть разбита на три основные фазы:

1. Изменение значения системного времени.
2. Просмотр списка текущих событий.
3. Движение сообщений.

Первая фаза управления выполняется симулятором всегда, когда на текущий момент системного времени ни одно из активных сообщений, входящих в список текущих событий (*CEC*), не может быть продвинуто в программе модели и, кроме того, состояние системы не может быть изменено.

Алгоритм пересчета системного времени иллюстрируется блок-схемой, изображенной на (рис. 15).

Выбирая первое сообщение из *FEC*, симулятор присваивает системному времени *STIME* время очередной передвигки этого сообщения $TEV(H)$ в программе модели и перемещает соответствующее событие в список *CEC*. Подобная процедура осуществляется для всех событий в *FEC*, время наступления которых равно $TEV(H)$ (для всех событий, время наступления которых равно текущему значению



Р и с. 15. Пересчет системного времени

системного времени). При этом после просмотра FEC и перемещения событий, запланированных на текущий момент системного времени, в FEC останутся события, время наступления которых больше $STIME$, т.е. события, наступающие в будущем.

Идентификаторы, используемые на блок-схеме, имеют следующий смысл:

- $STIME$ — системное время;
- $TEV(H)$ — время возникновения события, стоящего в начале списка;
- TEV — время возникновения события.

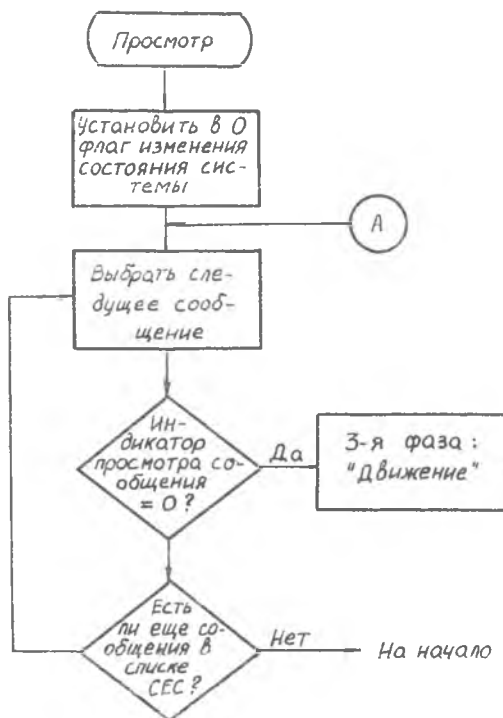
Вторая фаза "Просмотр"

(рис. 16):

Установив в 0 флаг изменения состояния системы на 2 фазе, симулятор в зависимости от значения индикатора просмотра сообщения (0,1) решает вопрос, передать сообщение на 3-ю фазу или нет.

На 3-ю фазу передаются только активные сообще-

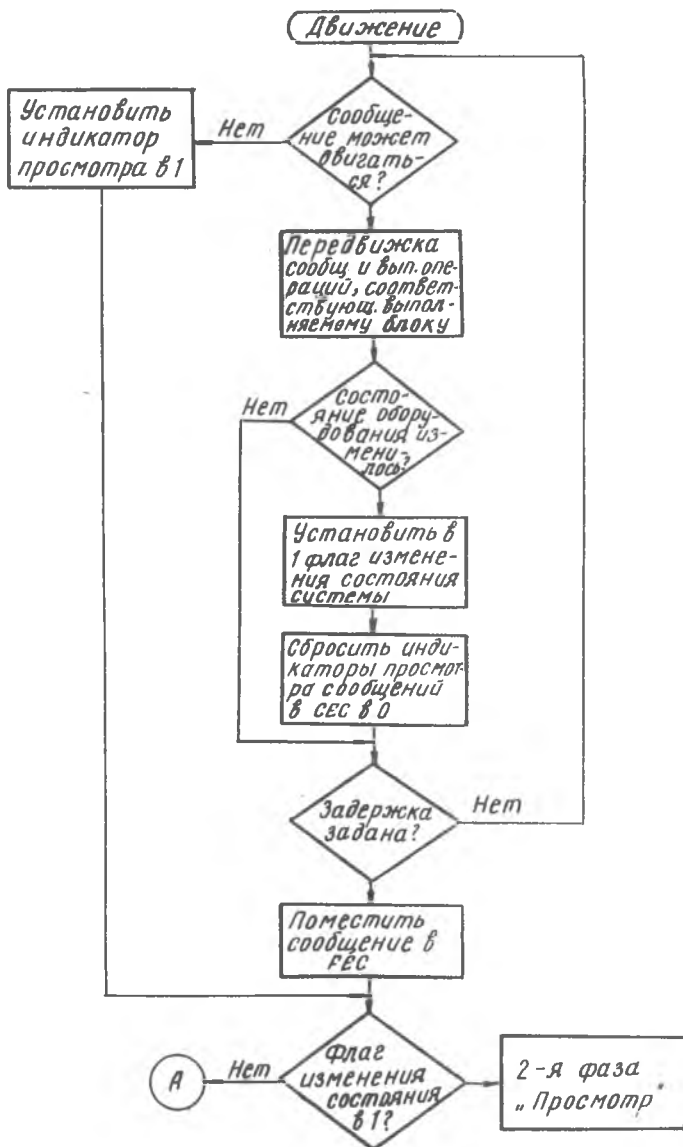
ния, индикатор просмотра которых равен 0. Пассивные сообщения находятся в состоянии задержки, например, по причине занятости имитируемого оборудования. Такие сообщения не попадут на 3-ю фазу до тех пор, пока соответствующее оборудование не будет освобождено, т.е. пока не изменится состояние системы. Подобный принцип работы симулятора экономит машинное время, поскольку симулятор не предпринимает попыток продвижения пассивных сообщений в программе модели до изменения состояния системы.



Р и с. 16. Просмотр CEC

Третья фаза "Движение" (рис. 17)

На 3-й фазе активные сообщения, выявленные на фазе просмотра, симулятор пытается продвинуть как можно дальше по программе модели. Если при этой передвигке меняется состояние системы, все пассивные сообщения, находящиеся в CEC и задержанные по той или иной причине, получают статус активных. Их индикаторы просмотра устанавливаются в ноль. Если же при передвигке сообщений оказывается явно заданной их задержка (сообщение поступает в блок *ADVANCE*),



Р и с. 17. Фаза движения транзакта

то сообщение помещается в *FEC*. Таким образом, на 3-й фазе происходит передвижка активных сообщений, изменение состояния системы, просмотр индикаторов сообщений и планирование будущих событий (помещение сообщения в *FEC*).

Программа моделирования размещается в памяти системы в виде последовательно расположенных слов, причем для каждого вида информации выделяется специальный блок памяти: информация об устройствах, памяти, очередях и др. Симулятор преобразует последовательность блоков программы в числовые элементы.

Взаимодействие между подобными информационными блоками осуществляется с использованием механизма ссылок, например: пусть в программе имеется блок *SEIZE 2 φ*, и он по порядку является 10-м (отсчет идет от *SIMULATE*). Информация об этом блоке будет записана в 10-е слово памяти, выделенное под блоки, а в 20-е слово поля памяти, выделенное под устройства, будет записываться информация об устройстве, с которым работает этот блок. При этом каждый раз симулятор будет анализировать эти два слова совместно, хотя принадлежат они разным полям памяти. При программировании пользователь должен учитывать внутренние размеры программы и связанные с ними ограничения, накладываемые на программу пользователя. Эти ограничения определяются размером памяти системы. Ниже приведена краткая таблица (табл. 3), которая иллюстрирует, как изменяется максимально допустимое в программе пользователя количество основных элементов языка для вычислительных систем с объемами памяти в 128 К и 256 К.

Т а б л и ц а 3

Тип объекта	Объем памяти на каждый объект в байтах	Число объектов	
		128 К	256 К
Сообщение	16	600	1200
Блоки	12	500	1000
Устройства	28	150	300
Таблицы	48	30	100
Памяти	40	150	300

Л и т е р а т у р а

1. Ф и л и п Д ж. К и в и а . Языки моделирования. - В кн. Т. Нейлор и др. Машинные имитационные эксперименты с моделями экономических систем. - М.: Мир, 1975. 500 с.
2. Пакет прикладных программ для моделирования и исследования на ЭВМ дискретных систем. Описание языка. ЦРО.309.007.Д1, 1977, 625 с.
3. Г о л о в а н о в О.В., Д у в а н о в С.Г., С м и р н о в В.Н. моделирование сложных дискретных систем на ЭВМ третьего поколения. - М.: Энергия, 1978. 160 с.
4. Д е р я б к и н В.И., К о р а б л и н М.А. Моделирование систем на ЭВМ. - Куйбышев: авиационный институт, 1977. 82 с.
5. К о р а б л и н М.А., С м и р н о в С.В. Монитор для имитационного моделирования систем с дискретными событиями. - Куйбышев: авиационный институт, 1980.
6. М а р т и н Д ж. Системный анализ передачи данных. - М.: Мир, 1975, кн.2. 430 с.
7. Ш р а й б е р Т. Д ж. Моделирование на *GPSS*. - М.: Машиностроение, 1980. 592 с.

О Г Л А В Л Е Н И Е

1. В в е д е н и е	3
2. Входной формат программы.....	5
3. Создание и уничтожение транзактов.....	6
4. Работа с устройствами, задержка сообщений, очереди..	8
5. Модель одноканальной СМО с целочисленным входным потоком.....	10
6. Вычислительные элементы языка: функции.....	11
7. Генератор случайных чисел.....	13
8. Имитация простейшего информационного потока.....	13
9. Использование идентификаторов.....	14
10. Изменение маршрутов сообщений.....	15
11. Модель многоканальной системы массового обслуживания с общей очередью входных сообщений и занятим I-го свободного канала.....	17
12. Работа с памятью.....	19
13. Стандартные числовые атрибуты языка. (СЧА).....	19
14. Изменение маршрутов сообщений: блоки GATE и TEST	21
15. Вычислительные объекты языка: переменные, блок SAVEVALUE	23
16. Модель работы двухтактного БВУ.....	25
17. Изменение параметров сообщения.....	28
18. Косвенная адресация.....	29
19. Временная модель системы информационного обмена с дисковой памятью.....	29
20. Приоритеты.....	33
21. Списки.....	34
22. Статистические таблицы.....	35
23. Модель вычислительной системы с несколькими абонентскими пунктами.....	36
24. Логические переключатели.....	41
25. Модель информационного обмена в двухуровневой памяти.	42

26. Прерывания.....	45
27. Копии транзактов.....	47
28. Циклы.....	47
29. Системное время.....	48
30. Модель информационного обмена, использующего драй- вер устройства ввода-вывода.....	49
31. Управляющие карты и инициализация модели.....	54
32. Сообщения системы: <i>GPSS</i>	57
33. Внутренняя организация: <i>GPSS</i>	63
Л и т е р а т у р а	68

Никита Александрович Короблин

**ПРОГРАММИРОВАНИЕ МОДЕЛЕЙ ДИСКРЕТНЫХ СИСТЕМ
НА ЯЗЫКЕ *GPSS***

Учебное пособие

Редактор Н. В. К а с а т к и н а

Техн. редактор Н. М. К а л е н ю к

Корректор С. С. Р у б а н

Бумага ПИСЧАЯ белая. Оперативная печать. Усл.п.л. 4.1.

Уч.-изд.л. 4,0. Тираж 500 экз. Заказ № 3498 Цена 15 коп.

Куйбышевский ордена Трудового Красного Знамени авиационный институт имени С.П. Королева, г. Куйбышев, ул. Молодогвардейская, 151.

**Областная типография имени В.П. Маяки, г. Куйбышев, ул.
Венцека, 60.**